

日本国特許庁

PATENT OFFICE  
JAPANESE GOVERNMENT

REC'D 15 DEC 2000

PCT/JP00/08509

WIBO BGT

WIPO PCT

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office. 11

出願年月日

Date of Application:

1999年12月 2日

## 出願番号

Application Number:

平成11年特許願第343375号

## 出願人

**Applicant (s):**

ソニー株式会社

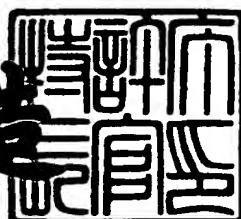
4  
09/890498

**PRIORITY DOCUMENT**  
SUBMITTED OR TRANSMITTED IN  
COMPLIANCE WITH  
RULE 17.1(A) OR (B)

2000年 9月 1日

特許庁長官  
Commissioner,  
Patent Office

# 及川耕三



出証番号 出証特2000-3069993

【書類名】 特許願  
【整理番号】 9900791304  
【提出日】 平成11年12月 2日  
【あて先】 特許庁長官 近藤 隆彦 殿  
【国際特許分類】 G11B 20/10  
【発明者】  
【住所又は居所】 東京都品川区北品川6丁目7番35号 ソニー株式会社  
内  
【氏名】 富樫 治夫  
【発明者】  
【住所又は居所】 東京都品川区北品川6丁目7番35号 ソニー株式会社  
内  
【氏名】 杉山 晃  
【発明者】  
【住所又は居所】 東京都品川区北品川6丁目7番35号 ソニー株式会社  
内  
【氏名】 藤堂 晋  
【発明者】  
【住所又は居所】 東京都品川区北品川6丁目7番35号 ソニー株式会社  
内  
【氏名】 松本 英之  
【特許出願人】  
【識別番号】 000002185  
【氏名又は名称】 ソニー株式会社  
【代表者】 出井 伸之  
【代理人】  
【識別番号】 100082762  
【弁理士】  
【氏名又は名称】 杉浦 正知

【電話番号】 03-3980-0339

【手数料の表示】

【予納台帳番号】 043812

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9708843

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 記録装置および方法

【特許請求の範囲】

【請求項 1】 デジタルビデオ信号を圧縮符号化し、複数の階層からなる階層構造を有するビットストリームを生成し、ビットストリームを記録媒体に記録する記録装置において、

デジタルビデオ信号の全てをフレーム内符号化によって圧縮する符号化手段と、

各フレームのビットストリームに対して最上位階層のヘッダを付加する手段と、

上記最上位階層のヘッダが付加されたビットストリームを記録媒体上に記録する手段とからなることを特徴とする記録装置。

【請求項 2】 請求項 1において、

さらに、上記最上位階層のヘッダを補間する補間手段を有することを特徴とする記録装置。

【請求項 3】 請求項 2において、

上記補間手段は、上記最上位階層のヘッダが存在しないか、または符号化文法と矛盾するかを判定する判定手段と、

最後に現れた過去の最上位階層のヘッダを保持する保持手段とからなり、

上記判定手段によって、上記最上位階層のヘッダが存在しないか、または異常であると判定するときに、上記保持手段内の上記最後に現れた過去の最上位階層のヘッダを上記付加手段において各フレームのビットストリームに対して付加することを特徴とする記録装置。

【請求項 4】 請求項 2において、

上記補間手段は、上記最上位階層のヘッダが存在しないか、または異常であることを判定する判定手段と、

予め用意された最上位階層のヘッダを保持する保持手段とからなり、

上記判定手段によって、上記最上位階層のヘッダが存在しないか、または符号化文法と矛盾すると判定するときに、上記保持手段内の上記予め用意された最上

位階層のヘッダを上記付加手段において各フレームのビットストリームに対して付加することを特徴とする記録装置。

【請求項5】 デジタルビデオ信号を圧縮符号化し、複数の階層からなる階層構造を有するビットストリームを生成し、ビットストリームを記録媒体に記録する記録装置において、

デジタルビデオ信号の全てをフレーム内符号化によって圧縮する符号化手段と、

各フレームのビットストリームに対して量子化マトリクスを付加する手段と、上記量子化マトリクスが付加されたビットストリームを記録媒体上に記録する手段とからなることを特徴とする記録装置。

【請求項6】 請求項5において、

さらに、上記量子化マトリクスを補間する補間手段を有することを特徴とする記録装置。

【請求項7】 請求項6において、

上記補間手段は、上記量子化マトリクスが存在しないか、または異常であることを判定する判定手段と、

最後に現れた過去の上記量子化マトリクスを保持する保持手段とからなり、上記判定手段によって、上記量子化マトリクスが存在しないか、または異常であると判定するときに、上記保持手段内の上記最後に現れた過去の上記量子化マトリクスを上記付加手段において各フレームのビットストリームに対して付加することを特徴とする記録装置。

【請求項8】 請求項6において、

上記補間手段は、上記上記量子化マトリクスが存在しないか、または異常であることを判定する判定手段と、

予め用意された上記量子化マトリクスを保持する保持手段とからなり、上記判定手段によって、上記量子化マトリクスが存在しないか、または異常であると判定するときに、上記保持手段内の上記予め用意された上記量子化マトリクスを上記付加手段において各フレームのビットストリームに対して付加することを特徴とする記録装置。

【請求項9】 デジタルビデオ信号を圧縮符号化し、複数の階層からなる階層構造を有するビットストリームを生成し、ビットストリームを記録媒体に記録する記録方法において、

デジタルビデオ信号の全てをフレーム内符号化によって圧縮し、各フレームのビットストリームに対して最上位階層のヘッダを付加し、上記最上位階層のヘッダが付加されたビットストリームを記録媒体上に記録することを特徴とする記録方法。

【請求項10】 デジタルビデオ信号を圧縮符号化し、複数の階層からなる階層構造を有するビットストリームを生成し、ビットストリームを記録媒体に記録する記録方法において、

デジタルビデオ信号の全てをフレーム内符号化によって圧縮し、各フレームのビットストリームに対して量子化マトリクスを付加し、上記量子化マトリクスが付加されたビットストリームを記録媒体上に記録することを特徴とする記録方法。

#### 【発明の詳細な説明】

##### 【0001】

##### 【発明の属する技術分野】

この発明は、可変長符号を用いて圧縮符号化されたデジタルビデオ信号を、所定の等長化単位で記録媒体に記録する記録装置および方法に関する。

##### 【0002】

##### 【従来の技術】

デジタルVTR(Video Tape Recorder)に代表されるように、デジタルビデオ信号およびデジタルオーディオ信号を記録媒体に記録し、また、記録媒体から再生するようなデータ記録再生装置が知られている。デジタルビデオ信号は、データ容量が膨大となるため、所定の方式で圧縮符号化されて記録媒体に記録されるのが一般的である。近年では、MPEG2(Moving Picture Experts Group phase 2)方式が圧縮符号化の標準的な方式として知られている。

##### 【0003】

上述のMPEG2を始めとする画像圧縮技術では、可変長符号を用いてデータ

の圧縮率を高めている。したがって、圧縮しようとする画像の複雑さによって、1画面分、例えば1フレームあるいは1フィールド当たりの圧縮後の符号量が変動する。

#### 【0004】

一方、磁気テープやディスク記録媒体といった記録媒体にビデオ信号を記録する記録装置、特にVTRにおいては、1フレームや1フィールドが等長化の単位とされる。すなわち、1フレームや1フィールド当たりの符号量を一定値以下に収め、記憶媒体の一定容量の領域に記録する。

#### 【0005】

VTRに等長化方式が採用される理由は、記録媒体である磁気テープ上の記録領域が1フレームの単位で構成されており、この記録領域に1フレーム分の記録データが過不足無く入る必要があるからである。また、記録時間に比例して記録媒体が消費されるため、記録総量や残量を、正確に求めることができ、高速サーチによる頭出し処理も容易に行えるという利点がある。また、記録媒体の制御の観点からは、例えば記録媒体が磁気テープであれば、等長化方式でデータを記録することで、力学的に駆動される磁気テープを等速度に保って走行させることで安定化を図れるという利点を有する。これらの利点は、ディスク記録媒体であっても、同様に適用させることができる。

#### 【0006】

可変長符号化方式と、等長化方式とでは、上述のように、相反する性質を有する。近年では、ビデオ信号を非圧縮のベースバンド信号で入力し、内部でMPEG2やJPEG (Joint Photographic Experts Group)といった可変長符号により圧縮符号化を施して、記録媒体に記録する記録装置が出現している。また、可変長符号を用いて圧縮符号化されたストリームを直接的に入出力および記録／再生するような記録再生装置も提案されている。なお、以下では、デジタルビデオ信号の圧縮符号化方式をMPEG2であるとして説明する。

#### 【0007】

ここで、MPEG2のデータストリーム構造について、概略的に説明する。MPEG2は、動き補償予測符号化と、DCTによる圧縮符号化とを組み合わせた

ものである。MPEG2のデータ構造は、階層構造をなしており、下位から、ブロック層、マクロブロック層、スライス層、ピクチャ層、GOP(Group Of Picture)層およびシーケンス層となっている。

#### 【0008】

ブロック層は、DCTを行う単位であるDCTブロックからなる。マクロブロック層は、複数のDCTブロックで構成される。スライス層は、ヘッダ部と、1以上のマクロブロックより構成される。ピクチャ層は、ヘッダ部と、1以上のスライスとから構成される。ピクチャは、1画面に対応する。GOP層は、ヘッダ部と、Iピクチャ(Intra-coded picture: イントラ符号化画像)と、Pピクチャ(Predictive-coded picture: 順方向予測符号化画像)と、Bピクチャ(Bidirectionally predictive-coded picture: 両方向予測符号化画像)とから構成される。

#### 【0009】

Iピクチャは、符号化されるときその画像1枚の中だけで閉じた情報を使用するものである。従って、復号時には、Iピクチャ自身の情報のみで復号できる。Pピクチャは、予測画像(差分をとる基準となる画像)として、時間的に前の既に復号されたIピクチャまたはPピクチャを使用するものである。動き補償された予測画像との差を符号化するか、差分を取らずに符号化するか、効率の良い方をマクロブロック単位で選択する。Bピクチャは、予測画像(差分をとる基準となる画像)として、時間的に前の既に復号されたIピクチャまたはPピクチャ、時間的に後ろの既に復号されたIピクチャまたはPピクチャ、並びにこの両方から作られた補間画像の3種類を使用する。この3種類のそれぞれの動き補償後の差分の符号化と、イントラ符号化の中で、最も効率の良いものをマクロブロック単位で選択する。

#### 【0010】

従って、マクロブロックタイプとしては、フレーム内符号化(Intra)マクロブロックと、過去から未来を予測する順方向(Forward)フレーム間予測マクロブロックと、未来から過去を予測する逆方向(Backward)フレーム間予測マクロブロックと、前後両方向から予測する両方向マクロブロックとがある。Iピクチャ内の

全てのマクロブロックは、フレーム内符号化マクロブロックである。また、Pピクチャ内には、フレーム内符号化マクロブロックと順方向フレーム間予測マクロブロックとが含まれる。Bピクチャ内には、上述した4種類の全てのタイプのマクロブロックが含まれる。

#### 【0011】

マクロブロックは、複数のDCTブロックの集合であり、画面（ピクチャ）を16画素×16ラインの格子状に分割したものである。スライスは、例えばこのマクロブロックを水平方向に連結してなるものである。画面のサイズが決まると、1画面当たりのマクロブロック数は、一意に決まる。

#### 【0012】

MPEGのフォーマットにおいては、スライスが1つの可変長符号系列である。可変長符号系列とは、可変長符号を復号化しなければデータの境界を検出できない系列である。MPEGストリームの復号時には、スライスのヘッダ部を検出し、可変長符号の始点と終点とを見つけ出す。

#### 【0013】

MPEGでは、1スライスを1ストライプ（16ライン）で構成するのが普通であり、画面の左端から可変長符号化が始まり、右端で終わる。したがって、VTRによってMPEGストリームがそのまま記録された記録媒体を、高速再生したときに、再生できる部分が画面の左端に集中し、均一に更新することができない。また、データのテープ上の配置を予測できないため、テープパターンを一定の間隔でトレースしたのでは、均一な画面更新ができない。さらに、1箇所でもユラーが発生すると、画面右端まで影響し、次のスライスヘッダが検出されるまで復帰できない。好ましくは、1スライスを1マクロブロックで構成することによって、このような不都合を回避することができる。

#### 【0014】

一方、ビデオ信号は、回転するヘッドで斜めにトラックを形成するヘリカルトラック方式によって、磁気テープ上に記録される。1トラックにおいて、シンクブロックを記録の最小単位として、シンクブロックがデータの種類毎にグループ化されてセクタが形成される。また、1フレーム分の記録データが記録される記

録領域が所定のものとされる。例えば、8トラックを用いて1フレームの記録データが記録される。

#### 【0015】

また、デジタルVTRでは、編集処理が行われるのが普通である。編集処理は、なるべく細かい単位で行われることが好ましい。MPEG2のストリームを記録している場合には、編集単位としてGOP単位が考えられる。GOP単位として前後の他のGOPの画像を使用しないで復調できるクローズドGOPの構成とすることによって、GOP単位の編集処理が可能である。しかしながら、GOPが例えば15フレームから構成されている場合には、編集単位が大きすぎる問題がある。

#### 【0016】

そして、MPEGでは、ランダムアクセスを可能とするために、複数枚のピクチャのまとまりであるGOP(Group Of Picture)構造が規定されている。GOPに関するMPEGの規則では、第1にビットストリーム上で、GOPの最初がIピクチャであること、第2に、原画像の順で、GOPの最後がIまたはPピクチャであることが規定されている。また、GOPとしては、以前のGOPの最後のIまたはPピクチャからの予測を必要とする構造も許容されている。以前のGOPの画像を使用しないで復号できるGOPは、クローズドGOPと称される。

#### 【0017】

MPEGでは、GOP単位のフレーム相関を用いてコーディングを行なっているので、MPEGビットストリームを編集する時には、制約が発生する。すなわち、GOPの切れ目と編集点を一致させれば、クローズドGOPであれば、特に問題が生じない。しかしながら、通常、一つのGOPの長さは、0.5秒程度のことが多く、編集点としては、期間が長くなりすぎる。そこで、一般的には、フレーム(ピクチャ)単位の精度で編集を行うことが好ましい。

#### 【0018】

しかしながら、MPEGストリームが復号時に前または前後の画像を必要とする予測画像が含まれていると、フレーム単位の編集が不可能となる。そこで、好ましくは、全ての画像をフレーム内符号化(イントラフレーム)で符号化し、1

GOPを1つのイントラピクチャで構成する。このように規定したストリームも、MPEG2の符号化の文法（シンタックス）を満たしている。

#### 【0019】

また、シーケンス層、GOP層、ピクチャ層、スライス層およびマクロブロック層の先頭には、それぞれ所定のビットパターンからなる識別コードが配され、識別コードに続けて、各層の符号化パラメータが格納されるヘッダ部が配される。MPEG2の復号化を行うMPEGデコーダでは、パターンマッチングにより識別コードを抽出して階層を判別し、ヘッダ部に格納されたパラメータ情報に基づき、MPEGストリームの復号化を行う。ピクチャ層より下位の層のヘッダは、各フレーム毎に必要な情報であるので、必ず各フレーム毎に付加する規則とされている。一方、シーケンス層のヘッダは、シーケンスおよびGOPに1回付加すれば良く、各フレームに付加する必要はない。

#### 【0020】

ここで、シーケンス層のヘッダについて注目する。シーケンス層のヘッダに含まれる情報として、画素数、ビットレート、プロファイル、レベル、色差フォーマット、プログレッシブシーケンス等が指定される。これらの情報は、例えばビデオテープ1巻を1シーケンスとみなした時に、通常、同じ値が指定され、ビデオテープの先頭にシーケンス層のヘッダを付加すれば、MPEGの符号化文法上では問題がない。また、量子化マトリクスは、MPEGの符号化文法上、シーケンス層以外のヘッダ（シーケンス層のヘッダまたはピクチャ層のヘッダ）に存在する場合もある。MPEGの符号化文法上では、量子化マトリクスを付加しても付加しなくてもよいものとされている。

#### 【0021】

##### 【発明が解決しようとする課題】

このように1フレームの精度でもって編集を行うことが可能となる。しかしながら、編集後のテープは、編集前のテープと比較して各フレーム間で時間的関係が反転する可能性がある。図25は、この問題点を概略的に示すものである。図25Aは、編集前のストリームの時間的関係を示す。フレーム4およびフレーム5のそれぞれのピクチャデータに対して、ピクチャヘッダが付加されているが、

シーケンス層のヘッダおよびG O P層のヘッダが付加されていない。しかしながら、前のフレーム3に付加されているシーケンス層のヘッダおよびG O P層のヘッダの情報を使用することによって、これらのピクチャデータを復号することができる。

### 【0022】

編集処理によって、フレーム間の時間的関係が反転し、例えば、図25Bに示すように、フレーム3の前のフレーム1およびフレーム2の時間的位置にフレーム4およびフレーム5の時間的位置にあったピクチャデータが存在することが生じる。この例から分かるように、編集後では、ビデオテープの先頭にシーケンス層のヘッダが現れない場合が生じたり、ビデオテープ1巻を通してどこにもシーケンス層のヘッダが存在しない場合が生じる。このように、編集前される前のテープは、M P E Gの符号化文法を満足していても、編集された後のテープがM P E Gの符号化文法を満足できなくなる問題が生じる。M P E Gの符号化文法を満足しないことは、M P E G復号ができなくなる事態を招く。なお、G O P層のヘッダは、上述したように、1 G O Pを1つのIピクチャで構成しているので、G O P層のヘッダが得られなくても、問題がない。また、テープの先頭にのみシーケンス層のヘッダが記録されている場合では、テープの先頭以外の任意の位置から再生を行った時に、シーケンス層のヘッダを取得できない問題がある。さらに、逆転再生する場合でも、編集処理と同様に、時間関係の反転が生じる。よりさらに、高速再生、スロー再生等の特殊再生時には、テープ上に記録されている全てのデータを再生できないので、シーケンス層のヘッダを得ることができないことが生じる。

### 【0023】

さらに、量子化マトリクスは、M P E Gの符号化文法では、シーケンス層以外のヘッダに存在することもあるが、各フレームに必ず存在するものと規定されていない。したがって、量子化マトリクスも、シーケンス層のヘッダと同様に、フレーム単位の編集後では、M P E G復号に先立って得られない事態が生じる問題があり、任意のテープ上の位置からの再生を行う時または特殊再生時にシーケンス層のヘッダを取得できないおそれがある。

## 【0024】

したがって、この発明の目的は、フレーム単位の編集を可能とし、また、任意の位置からの通常再生を行う時、または逆転再生等の特殊再生時に再生ビットストリームが符号化文法を満足することを保証できる記録装置および方法を提供することにある。

## 【0025】

## 【課題を解決するための手段】

請求項1の発明は、上述した課題を解決するために、デジタルビデオ信号を圧縮符号化し、複数の階層からなる階層構造を有するビットストリームを生成し、ビットストリームを記録媒体に記録する記録装置において、  
デジタルビデオ信号の全てをフレーム内符号化によって圧縮する符号化手段と、

各フレームのビットストリームに対して最上位階層のヘッダを付加する手段と、  
最上位階層のヘッダが付加されたビットストリームを記録媒体上に記録する手段とからなることを特徴とする記録装置である。

## 【0026】

請求項5の発明は、デジタルビデオ信号を圧縮符号化し、複数の階層からなる階層構造を有するビットストリームを生成し、ビットストリームを記録媒体に記録する記録装置において、  
デジタルビデオ信号の全てをフレーム内符号化によって圧縮する符号化手段と、

各フレームのビットストリームに対して量子化マトリクスを付加する手段と、  
量子化マトリクスが付加されたビットストリームを記録媒体上に記録する手段とからなることを特徴とする記録装置である。

## 【0027】

請求項9の発明は、デジタルビデオ信号を圧縮符号化し、複数の階層からなる階層構造を有するビットストリームを生成し、ビットストリームを記録媒体に記録する記録方法において、

デジタルビデオ信号の全てをフレーム内符号化によって圧縮し、各フレームのビットストリームに対して最上位階層のヘッダを付加し、最上位階層のヘッダが付加されたビットストリームを記録媒体上に記録することを特徴とする記録方法である。

【0028】

請求項10の発明は、デジタルビデオ信号を圧縮符号化し、複数の階層からなる階層構造を有するビットストリームを生成し、ビットストリームを記録媒体に記録する記録方法において、

○ デジタルビデオ信号の全てをフレーム内符号化によって圧縮し、各フレームのビットストリームに対して量子化マトリクスを付加し、量子化マトリクスが付加されたビットストリームを記録媒体上に記録することを特徴とする記録方法である。

【0029】

この発明は、全てのフレームのデータをフレーム内符号化によって符号化することによって、フレーム単位の編集を可能とする。そして、記録媒体上に記録する時には、各フレームに対してシーケンス層のヘッダ、量子化マトリクスをそれぞれ付加する。それによって、編集後のデータ、逆転再生等の特殊再生による再生データが符号化文法を満足しなくなることを防止できる。

○ 【0030】

【発明の実施の形態】

以下、この発明をデジタルVTRに対して適用した一実施形態について説明する。この一実施形態は、放送局の環境で使用して好適なものである。

【0031】

この一実施形態では、圧縮方式としては、例えばMPEG2方式が採用される。MPEG2は、動き補償予測符号化と、DCTによる圧縮符号化とを組み合わせたものである。MPEG2のデータ構造は、階層構造をなしている。図1は、一般的なMPEG2のビットストリームの階層構造を概略的に示す。図1に示されるように、データ構造は、下位から、マクロブロック層(図1E)、スライス層(図1D)、ピクチャ層(図1C)、GOP層(図1B)およびシーケンス層

(図1A) となっている。

#### 【0032】

図1Eに示されるように、マクロブロック層は、DCTを行う単位であるDCTブロックからなる。マクロブロック層は、マクロブロックヘッダと複数のDCTブロックとで構成される。スライス層は、図1Dに示されるように、スライスヘッダ部と、1以上のマクロブロックより構成される。ピクチャ層は、図1Cに示されるように、ピクチャヘッダ部と、1以上のスライスとから構成される。ピクチャは、1画面に対応する。GOP層は、図1Bに示されるように、GOPヘッダ部と、フレーム内符号化に基づくピクチャであるIピクチャと、予測符号化に基づくピクチャであるPおよびBピクチャとから構成される。

#### 【0033】

MPEG符号化文法では、GOPには、最低1枚のIピクチャが含まれ、PおよびBピクチャは、存在しなくても許容される。最上層のシーケンス層は、図1Aに示されるように、シーケンスヘッダ部と複数のGOPとから構成される。MPEGのフォーマットにおいては、スライスが1つの可変長符号系列である。可変長符号系列とは、可変長符号を正しく復号化しなければデータの境界を検出できない系列である。

#### 【0034】

また、シーケンス層、GOP層、ピクチャ層およびスライス層の先頭には、それぞれ、バイト単位に整列された所定のビットパターンを有するスタートコードが配される。この、各層の先頭に配されるスタートコードを、シーケンス層においてはシーケンスヘッダコード、他の階層においてはスタートコードと称し、ビットパターンが[00 00 01 xx] (16進表記) とされる。2桁ずつ示され、[xx]は、各層のそれぞれで異なるビットパターンが配されることを示す。

#### 【0035】

すなわち、スタートコードおよびシーケンスヘッダコードは、4バイト (=32ビット) からなり、4バイト目の値に基づき、後に続く情報の種類を識別できる。これらスタートコードおよびシーケンスヘッダコードは、バイト単位で整列

されているため、4バイトのパターンマッチングを行うだけで捕捉することができる。

【0036】

さらに、スタートコードに続く1バイトの上位4ビットが、後述する拡張データ領域の内容の識別子となっている。この識別子の値により、その拡張データの内容を判別することができる。

【0037】

なお、マクロブロック層およびマクロブロック内のDCTブロックには、このような、バイト単位に整列された所定のビットパターンを有する識別コードは、配されない。

【0038】

各層のヘッダ部について、より詳細に説明する。図1Aに示すシーケンス層では、先頭にシーケンスヘッダ2が配され、続けて、シーケンス拡張3、拡張およびユーザデータ4が配される。シーケンスヘッダ2の先頭には、シーケンスヘッダコード1が配される。また、図示しないが、シーケンス拡張3およびユーザデータ4の先頭にも、それぞれ所定のスタートコードが配される。シーケンスヘッダ2からから拡張およびユーザデータ4までがシーケンス層のヘッダ部とされる。

【0039】

シーケンスヘッダ2には、図2に内容と割当ビットが示されるように、シーケンスヘッダコード1、水平方向画素数および垂直方向ライン数からなる符号化画像サイズ、アスペクト比、フレームレート、ビットレート、VBV(Video Buffering Verifier)バッファサイズ、量子化マトリクスなど、シーケンス単位で設定される情報がそれぞれ所定のビット数を割り当てられて格納される。

【0040】

シーケンスヘッダに続く拡張スタートコード後のシーケンス拡張3では、図3に示されるように、MPEG2で用いられるプロファイル、レベル、色差フォーマット、プログレッシブシーケンスなどの付加データが指定される。拡張およびユーザデータ4は、図4に示されるように、シーケンス表示()により、原信号

のRGB変換特性や表示画サイズの情報を格納できると共に、シーケンススケーラブル拡張()により、スケーラビリティモードやスケーラビリティのレイヤ指定などを行うことができる。

#### 【0041】

シーケンス層のヘッダ部に続けて、GOPが配される。GOPの先頭には、図1Bに示されるように、GOPヘッダ6およびユーザデータ7が配される。GOPヘッダ6およびユーザデータ7がGOPのヘッダ部とされる。GOPヘッダ6には、図5に示されるように、GOPのスタートコード5、タイムコード、GOPの独立性や正当性を示すフラグがそれぞれ所定のビット数を割り当てられて格納される。ユーザデータ7は、図6に示されるように、拡張データおよびユーザデータを含む。図示しないが、拡張データおよびユーザデータの先頭には、それぞれ所定のスタートコードが配される。

#### 【0042】

GOP層のヘッダ部に続けて、ピクチャが配される。ピクチャの先頭には、図1Cに示されるように、ピクチャヘッダ9、ピクチャ符号化拡張10、ならびに、拡張およびユーザデータ11が配される。ピクチャヘッダ9の先頭には、ピクチャスタートコード8が配される。また、ピクチャ符号化拡張10、ならびに、拡張およびユーザデータ11の先頭には、それぞれ所定のスタートコードが配される。ピクチャヘッダ9から拡張およびユーザデータ11までがピクチャのヘッダ部とされる。

#### 【0043】

ピクチャヘッダ9は、図7に示されるように、ピクチャスタートコード8が配されると共に、画面に関する符号化条件が設定される。ピクチャ符号化拡張10では、図8に示されるように、前後方向および水平/垂直方向の動きベクトルの範囲の指定や、ピクチャ構造の指定がなされる。また、ピクチャ符号化拡張10では、イントラマクロブロックのDC係数精度の設定、VLCタイプの選択、線型/非線型量子化スケールの選択、DCTにおけるスキャン方法の選択などが行われる。

## 【0044】

拡張およびユーザデータ11では、図9に示されるように、量子化マトリクスの設定や、空間スケーラブルパラメータの設定などが行われる。これらの設定は、ピクチャ毎に可能となっており、各画面の特性に応じた符号化を行うことができる。また、拡張およびユーザデータ11では、ピクチャの表示領域の設定を行うことが可能となっている。さらに、拡張およびユーザデータ11では、著作権情報を設定することもできる。

## 【0045】

ピクチャ層のヘッダ部に続けて、スライスが配される。スライスの先頭には、図1Dに示されるように、スライスヘッダ13が配され、スライスヘッド13の先頭に、スライススタートコード12が配される。図10に示されるように、スライススタートコード12は、当該スライスの垂直方向の位置情報を含む。スライスヘッダ13には、さらに、拡張されたスライス垂直位置情報や、量子化スケール情報などが格納される。

## 【0046】

スライス層のヘッダ部に続けて、マクロブロックが配される（図1E）。マクロブロックでは、マクロブロックヘッダ14に続けて複数のDCTブロックが配される。上述したように、マクロブロックヘッダ14にはスタートコードが配されない。図11に示されるように、マクロブロックヘッダ14は、マクロブロックの相対的な位置情報が格納されると共に、動き補償モードの設定、DCT符号化に関する詳細な設定などを指示する。

## 【0047】

マクロブロックヘッダ14に続けて、DCTブロックが配される。DCTブロックは、図12に示されるように、可変長符号化されたDCT係数およびDCT係数に関するデータが格納される。

## 【0048】

なお、図1では、各層における実線の区切りは、データがバイト単位に整列されていることを示し、点線の区切りは、データがバイト単位に整列されていないことを示す。すなわち、ピクチャ層までは、図13Aに一例が示されるように、

符号の境界がバイト単位で区切られているのに対し、スライス層では、スライススタートコード12のみがバイト単位で区切られており、各マクロブロックは、図13Bに一例が示されるように、ビット単位で区切ることができる。同様に、マクロブロック層では、各DCTブロックをビット単位で区切ることができる。

一方、復号および符号化による信号の劣化を避けるためには、符号化データ上で編集することが望ましい。このとき、PピクチャおよびBピクチャは、その復号に、時間的に前のピクチャあるいは前後のピクチャを必要とする。そのため、編集単位を1フレーム単位とすることはできない。この点を考慮して、この一実施形態では、1つのGOPが1枚のIピクチャからなるようにしている。

#### 【0049】

また、例えば1フレーム分の記録データが記録される記録領域が所定のものとされる。MPEG2では、可変長符号化を用いているので、1フレーム期間に発生するデータを所定の記録領域に記録できるように、1フレーム分の発生データ量が制御される。さらに、この一実施形態では、磁気テープへの記録に適するように、1スライスを1マクロブロックから構成すると共に、1マクロブロックを、所定長の固定枠に当てはめる。

#### 【0050】

図14は、この一実施形態におけるMPEGストリームのヘッダを具体的に示す。図1で分かるように、シーケンス層、GOP層、ピクチャ層、スライス層およびマクロブロック層のそれぞれのヘッダ部は、シーケンス層の先頭から連続的に現れる。図14は、シーケンスヘッダ部分から連続したデータ配列の一例を示している。

#### 【0051】

先頭から、12バイト分の長さを有するシーケンスヘッダ2が配され、続けて、10バイト分の長さを有するシーケンス拡張3が配される。シーケンス拡張3の次には、拡張およびユーザデータ4が配される。拡張およびユーザデータ4の先頭には、4バイト分のユーザデータスタートコードが配され、続くユーザデータ領域には、SMPTEの規格に基づく情報が格納される。

## 【0052】

シーケンス層のヘッダ部の次は、G O P層のヘッダ部となる。8バイト分の長さを有するG O Pヘッダ6が配され、続けて拡張およびユーザデータ7が配される。拡張およびユーザデータ7の先頭には、4バイト分のユーザデータスタートコードが配され、続くユーザデータ領域には、既存の他のビデオフォーマットとの互換性をとるための情報が格納される。

## 【0053】

G O P層のヘッダ部の次は、ピクチャ層のヘッダ部となる。9バイトの長さを有するピクチャヘッダ9が配され、続けて9バイトの長さを有するピクチャ符号化拡張10が配される。ピクチャ符号化拡張10の後に、拡張およびユーザデータ11が配される。拡張およびユーザデータ11の先頭側133バイトに拡張およびユーザデータが格納され、続いて4バイトの長さを有するユーザデータスタートコードが配される。ユーザデータスタートコードに続けて、既存の他のビデオフォーマットとの互換性をとるための情報が格納される。さらに、ユーザデータスタートコードが配され、ユーザデータスタートコードに続けて、S M P T Eの規格に基づくデータが格納される。ピクチャ層のヘッダ部の次は、スライスとなる。

## 【0054】

マクロブロックについて、さらに詳細に説明する。スライス層に含まれるマクロブロックは、複数のD C Tブロックの集合であり、D C Tブロックの符号化系列は、量子化されたD C T係数の系列を0係数の連續回数（ラン）とその直後の非0系列（レベル）を1つの単位として可変長符号化したものである。マクロブロックならびにマクロブロック内のD C Tブロックには、バイト単位に整列した識別コードが付加されない。

## 【0055】

マクロブロックは、画面（ピクチャ）を16画素×16ラインの格子状に分割したものである。スライスは、例えばこのマクロブロックを水平方向に連結してなる。連続するスライスの前のスライスの最後のマクロブロックと、次のスライスの先頭のマクロブロックとは連続しており、スライス間でのマクロブロックの

オーバーラップを形成することは、許されていない。また、画面のサイズが決まると、1画面当たりのマクロブロック数は、一意に決まる。

#### 【0056】

画面上での垂直方向および水平方向のマクロブロック数を、それぞれ  $mb\_height$  および  $mb\_width$  と称する。画面上でのマクロブロックの座標は、マクロブロックの垂直位置番号を、上端を基準に0から数えた  $mb\_row$  と、マクロブロックの水平位置番号を、左端を基準に0から数えた  $mb\_column$  で表すように定められている。画面上でのマクロブロックの位置を一つの変数で表すために、  $macroblock\_address$  を、

$$macroblock\_address = mb\_row \times mb\_width + mb\_column$$

このように定義する。

#### 【0057】

ストリーム上のスライスとマクロブロックの順は、  $macroblock\_address$  の小さい順でなければいけないと定められている。すなわち、ストリームは、画面の上から下、左から右の順に伝送される。

#### 【0058】

MPEGでは、1スライスを1ストライプ(16ライン)で構成するのが普通であり、画面の左端から可変長符号化が始まり、右端で終わる。従って、VTRによってそのままMPEGエレメンタリストリームを記録した場合、高速再生時に、再生できる部分が画面の左端に集中し、均一に更新することができない。また、データのテーブル上の配置を予測できないため、テープバターンを一定の間隔でトレースしたのでは、均一な画面更新ができない。さらに、1箇所でもエラーが発生すると、画面右端まで影響し、次のスライスヘッダが検出されるまで復帰できない。このために、1スライスを1マクロブロックで構成するようにしている。

#### 【0059】

図15は、この一実施形態による記録再生装置の記録側の構成の一例を示す。記録時には、端子100から入力されたディジタル信号がSDI(Serial Data I

nterface) 受信部101に供給される。SDIは、(4:2:2)コンポーネントビデオ信号とディジタルオーディオ信号と付加的データとを伝送するために、SMPTEによって規定されたインターフェイスである。SDI受信部101で、入力されたディジタル信号からディジタルビデオ信号とディジタルオーディオ信号とがそれぞれ抽出され、ディジタルビデオ信号は、MPEGエンコーダ102に供給され、ディジタルオーディオ信号は、ディレイ103を介してECCエンコーダ109に供給される。ディレイ103は、ディジタルオーディオ信号とディジタルビデオ信号との時間差を解消するためのものである。

#### 【0060】

また、SDI受信部101では、入力されたディジタル信号から同期信号を抽出し、抽出された同期信号をタイミングジェネレータ104に供給する。タイミングジェネレータ104には、端子105から外部同期信号を入力することもできる。タイミングジェネレータ104では、入力されたこれらの同期信号および後述するSDTI受信部108から供給される同期信号のうち、指定された信号に基づきタイミングパルスを生成する。生成されたタイミングパルスは、この記録再生装置の各部に供給される。

#### 【0061】

入力ビデオ信号は、MPEGエンコーダ102においてDCT(Discrete Cosine Transform)の処理を受け、係数データに変換され、係数データが可変長符号化される。MPEGエンコーダ102からの可変長符号化(VLC)データは、MPEG2に準拠したエレメンタリストリーム(ES)である。この出力は、記録側のマルチフォーマットコンバータ(以下、MFCと称する)106の一方の入力端に供給される。

#### 【0062】

一方、入力端子107を通じて、SDTI(Serial Data Transport Interface)のフォーマットのデータが入力される。この信号は、SDTI受信部108で同期検出される。そして、バッファに一旦溜め込まれ、エレメンタリストリームが抜き出される。抜き出されたエレメンタリストリームは、記録側MFC106の他方の入力端に供給される。同期検出されて得られた同期信号は、上述したタ

タイミングジェネレータ104に供給される。

#### 【0063】

一実施形態では、例えばMPEG ES (MPEGエレメンタリストリーム) を伝送するために、SDTI (Serial Data Transport Interface) - CP (Content Package) が使用される。このESは、4:2:2のコンポーネントであり、また、上述したように、全てIピクチャのストリームであり、1GOP=1ピクチャの関係を有する。SDTI-CPのフォーマットでは、MPEG ESがアクセスユニットへ分離され、また、フレーム単位のパケットにパッキングされている。SDTI-CPでは、十分な伝送帯域（クロックレートで27MHzまたは36MHz、ストリームビットレートで270M bpsまたは360M bps）を使用しており、1フレーム期間で、バースト的にESを送ることが可能である。

#### 【0064】

すなわち、1フレーム期間のSAVの後からEAVまでの間に、システムデータ、ビデオストリーム、オーディオストリーム、AUXデータが配される。1フレーム期間全体にデータが存在せずに、その先頭から所定期間バースト状にデータが存在する。フレームの境界においてSDTI-CPのストリーム（ビデオおよびオーディオ）をストリームの状態でスイッチングすることができる。SDTI-CPは、クロック基準としてSMPTEタイムコードを使用したコンテンツの場合に、オーディオ、ビデオ間の同期を確立する機構を有する。さらに、SDTI-CPとSDIとが共存可能なように、フォーマットが決められている。

#### 【0065】

上述したSDTI-CPを使用したインタ・フェースは、TS (Transport Stream) を転送する場合のように、エンコーダおよびデコーダがVBV (Video Buffer Verifier) バッファおよびTBS (Transport Buffers) を通る必要がなく、ディレイを少なくできる。また、SDTI-CP自体が極めて高速の転送が可能なこともディレイを一層少なくする。従って、放送局の全体を管理するような同期が存在する環境では、SDTI-CPを使用することが有効である。

#### 【0066】

なお、SDTI受信部108では、さらに、入力されたSDTI-CPのスト

リームからデジタルオーディオ信号を抽出する。抽出されたデジタルオーディオ信号は、ECCエンコーダ109に供給される。

#### 【0067】

記録側MFC106は、セレクタおよびストリームコンバータを内蔵する。記録側MFC106は、例えば1個の集積回路内に構成される。記録側MFC106において行われる処理について説明する。上述したMPEGエンコーダ102およびSDTI受信部108から供給されたMPEG\_ESは、セレクタで何れか一方が選択され、記録側MFC106において処理される。

#### 【0068】

記録側MFC106は、MPEG2の規定に基づきDCTブロック毎に並べられていたDCT係数を、1マクロブロックを構成する複数のDCTブロックを通して、周波数成分毎にまとめ、まとめた周波数成分を並べ替える。また、エンタリストリームの1スライスが1ストライプの場合には、1スライスを1マクロブロックからなるものにする。さらに、1マクロブロックで発生する可変長データの最大長を所定長に制限する。これは、高次のDCT係数を0とすることをなしうる。よりさらに、記録側MFC106は、後述するように、MPEGビットストリームの各ピクチャに対してシーケンス層のヘッダおよび量子化マトリクスの補間処理を行う。記録側MFC106において並べ替えられた変換エンタリストリームは、ECCエンコーダ109に供給される。

#### 【0069】

ECCエンコーダ109は、大容量のメインメモリが接続され（図示しない）、バッキングおよびシャフリング部、オーディオ用外符号エンコーダ、ビデオ用外符号エンコーダ、内符号エンコーダ、オーディオ用シャフリング部およびビデオ用シャフリング部などを内蔵する。また、ECCエンコーダ109は、シンクブロック単位でIDを付加する回路や、同期信号を付加する回路を含む。ECCエンコーダ109は、例えば1個の集積回路で構成される。

#### 【0070】

なお、一実施形態では、ビデオデータおよびオーディオデータに対するエラー訂正符号としては、積符号が使用される。積符号は、ビデオデータまたはオーデ

イオデータの2次元配列の縦方向に外符号の符号化を行い、その横方向に内符号の符号化を行い、データシンボルを2重に符号化するものである。外符号および内符号としては、リードソロモンコード(Reed-Solomon code)を使用できる。

#### 【0071】

ECCエンコーダ109における処理について説明する。エレメンタリストリームのビデオデータは、可変長符号化されているため、各マクロブロックのデータの長さが不揃いである。パッキングおよびシャフリング部では、マクロブロックが固定枠に詰め込まれる。このとき、固定枠からはみ出たオーバーフロー部分は、固定枠のサイズに対して空いている領域に順に詰め込まれる。

#### 【0072】

また、画像フォーマット、シャフリングパターンのバージョン等の情報を有するシステムデータが、後述するシスコン121から供給され、図示されない入力端から入力される。システムデータは、パッキングおよびシャフリング部に供給され、ピクチャデータと同様に記録処理を受ける。システムデータは、ビデオAUXとして記録される。また、走査順に発生する1フレームのマクロブロックを並び替え、テープ上のマクロブロックの記録位置を分散させるシャフリングが行われる。シャフリングによって、变速再生時に断片的にデータが再生される時でも、画像の更新率を向上させることができる。

#### 【0073】

パッキングおよびシャフリング部からのビデオデータおよびシステムデータ（以下、特に必要な場合を除き、システムデータを含む場合も単にビデオデータと称する）は、ビデオデータに対して外符号化の符号化を行うビデオ用外符号エンコーダに供給され、外符号パリティが付加される。外符号エンコーダの出力は、ビデオ用シャフリング部で、複数のECCブロックにわたってシンクブロック単位で順番を入れ替える、シャフリングがなされる。シンクブロック単位のシャフリングによって特定のECCブロックにエラーが集中することが防止される。シャフリング部でなされるシャフリングを、インターリーブと称することもある。ビデオ用シャフリング部の出力は、メインメモリに書き込まれる。

## 【0074】

一方、上述したように、SDTI受信部108あるいはディレイ103から出力されたデジタルオーディオ信号がECCエンコーダ109に供給される。この一実施形態では、非圧縮のデジタルオーディオ信号が扱われる。デジタルオーディオ信号は、これらに限らず、オーディオインターフェースを介して入力されるようにもできる。また、図示されない入力端子から、オーディオAUXが供給される。オーディオAUXは、補助的データであり、オーディオデータのサンプリング周波数等のオーディオデータに関連する情報を有するデータである。

- オーディオAUXは、オーディオデータに付加され、オーディオデータと同等に扱われる。

## 【0075】

オーディオAUXが付加されたオーディオデータ（以下、特に必要な場合を除き、AUXを含む場合も単にオーディオデータと称する）は、オーディオデータに対して外符号の符号化を行うオーディオ用外符号エンコーダに供給される。オーディオ用外符号エンコーダの出力がオーディオ用シャフリング部に供給され、シャフリング処理を受ける。オーディオシャフリングとして、シンクブロック単位のシャフリングと、チャンネル単位のシャフリングとがなされる。

## 【0076】

- オーディオ用シャフリング部の出力は、メインメモリに書き込まれる。上述したように、メインメモリには、ビデオ用シャフリング部の出力も書き込まれており、メインメモリで、オーディオデータとビデオデータとが混合され、1チャンネルのデータとされる。

## 【0077】

メインメモリからデータが読み出され、シンクブロック番号を示す情報等を有するIDが付加され、内符号エンコーダに供給される。内符号エンコーダでは、供給されたデータに対して内符号の符号化を施す。内符号エンコーダの出力に対してシンクブロック毎の同期信号が付加され、シンクブロックが連続する記録データが構成される。

## 【0078】

ECCエンコーダ109から出力された記録データは、記録アンプなどを含むイコライザ110に供給され、記録RF信号に変換される。記録RF信号は、回転ヘッドが所定に設けられた回転ドラム111に供給され、磁気テープ112上に記録される。回転ドラム111には、実際には、隣接するトラックを形成するヘッドのアジマスが互いに異なる複数の磁気ヘッドが取り付けられている。

## 【0079】

記録データに対して必要に応じてスクランブル処理を行っても良い。また、記録時にディジタル変調を行っても良く、さらに、パーシャル・レスポンスク拉斯4とビタビ符号を使用しても良い。なお、イコライザ110は、記録側の構成と再生側の構成と共に含む。

## 【0080】

図16は、例えば、フレーム周波数が29.97Hzで、720画素（有効水平画素数）×480ライン（有効ライン数）のサイズを有し、インターレスのビデオ信号と、4チャンネルのPCMオーディオ信号とを回転ヘッドにより磁気テープ上に記録する場合のトラックフォーマットを示す。この例では、1フレーム当たりのビデオおよびオーディオデータが4トラックで記録されている。互いに異なるアジマスの2トラックが1組とされる。トラックのそれぞれにおいて、略中央部にオーディオデータの記録領域（オーディオセクタ）が設けられ、オーディオセクタを挟んで両側にビデオデータが記録されるビデオ記録領域（ビデオセクタ）が設けられる。

## 【0081】

この例では、4チャンネルのオーディオデータを扱うことができるようになっている。A1～A4は、それぞれオーディオデータの1～4チャンネルを示す。互いに異なるアジマスの2トラックからなる1組を単位として配列を変えられて記録される。また、ビデオデータは、この例では、1トラックに対して4エラー訂正ブロック分のデータがインターリーブされ、Upper SideおよびLower Sideのセクタに分割され記録される。

## 【0082】

Lower Sideのビデオセクタには、所定位置にシステム領域(SYS)が設けられる。システム領域は、例えば、Lower Sideのビデオセクタの先頭側と末尾に近い側とに、トラック毎に交互に設けられる。

## 【0083】

なお、図16において、SATは、サーボロック用の信号が記録されるエリアである。また、各記録エリアの間には、所定の大きさのギャップが設けられる。

## 【0084】

○ 図16は、1フレーム当たりのデータを8トラックで記録する例であるが、記録再生するデータのフォーマットによっては、1フレーム当たりのデータを4トラック、6トラックなどで記録するようにもできる。

## 【0085】

○ 図16Bに示されるように、テープ上に記録されるデータは、シンクブロックと称される等間隔に区切られた複数のブロックからなる。図16Cは、シンクブロックの構成を概略的に示す。シンクブロックは、同期検出するためのSYNCパターン、シンクブロックのそれぞれを識別するためのID、後続するデータの内容を示すDID、データパケットおよびエラー訂正用の内符号パリティから構成される。データは、シンクブロック単位でパケットとして扱われる。すなわち、記録あるいは再生されるデータ単位の最小のものが1シンクブロックである。シンクブロックが多数並べられて(図16B)、例えばビデオセクタが形成される。

## 【0086】

図15の説明に戻り、再生時には、磁気テープ112から回転ドラム111で再生された再生信号が再生アンプなどを含むイコライザ110の再生側の構成に供給される。イコライザ110では、再生信号に対して、等化や波形整形などがなされる。また、ディジタル変調の復調、ビタビ復号等が必要に応じてなされる。イコライザ110の出力は、ECCデコーダ113に供給される。

## 【0087】

ECCデコーダ113は、上述したECCエンコーダ109と逆の処理を行う

もので、大容量のメインメモリと、内符号デコーダ、オーディオ用およびビデオ用それぞれのデシャフリング部ならびに外符号デコーダを含む。さらに、ECCデコーダ113は、ビデオ用として、デシャフリングおよびデパッキング部、データ補間部を含む。同様に、オーディオ用として、オーディオAUX分離部とデータ補間部を含む。ECCデコーダ113は、例えば1個の集積回路で構成される。

#### 【0088】

ECCデコーダ113における処理について説明する。ECCデコーダ113では、先ず、同期検出を行いシンクブロックの先頭に付加されている同期信号を検出し、シンクブロックを切り出す。データは、再生データは、シンクブロック毎に内符号エンコーダに供給され、内符号のエラー訂正がなされる。内符号エンコーダの出力に対してID補間処理がなされ、内符号によりエラーとされたシンクブロックのID例えばシンクブロック番号が補間される。IDが補間された再生データは、ビデオデータとオーディオデータとに分離される。

#### 【0089】

上述したように、ビデオデータは、MPEGのイントラ符号化で発生したDCT係数データおよびシステムデータを意味し、オーディオデータは、PCM(Pulse Code Modulation)データおよびオーディオAUXを意味する。

#### 【0090】

分離されたオーディオデータは、オーディオ用デシャフリング部に供給され、記録側のシャフリング部でなされたシャフリングと逆の処理を行う。デシャフリング部の出力がオーディオ用の外符号デコーダに供給され、外符号によるエラー訂正がなされる。オーディオ用の外符号デコーダからは、エラー訂正されたオーディオデータが出力される。訂正できないエラーがあるデータに関しては、エラーフラグがセットされる。

#### 【0091】

オーディオ用の外符号デコーダの出力から、オーディオAUX分離部でオーディオAUXが分離され、分離されたオーディオAUXがECCデコーダ113から出力される（経路は省略する）。オーディオAUXは、例えば後述するシスコ

ン121に供給される。また、オーディオデータは、データ補間部に供給される。データ補間部では、エラーの有るサンプルが補間される。補間方法としては、時間的に前後の正しいデータの平均値で補間する平均値補間、前の正しいサンプルの値をホールドする前値ホールド等を使用できる。

#### 【0092】

データ補間部の出力がECCデコーダ113からのオーディオデータの出力であって、ECCデコーダ113から出力されたオーディオデータは、ディレイ117およびSDTI出力部115に供給される。ディレイ117は、後述するMPPEGデコーダ116でのビデオデータの処理による遅延を吸収するために設けられる。ディレイ117に供給されたオーディオデータは、所定の遅延を与えられて、SDI出力部118に供給される。

#### 【0093】

分離されたビデオデータは、デシャフリング部に供給され、記録側のシャフリングと逆の処理がなされる。デシャフリング部は、記録側のシャフリング部でなされたシンクブロック単位のシャフリングを元に戻す処理を行う。デシャフリング部の出力が外符号デコーダに供給され、外符号によるエラー訂正がなされる。訂正できないエラーが発生した場合には、エラーの有無を示すエラーフラグがエラー有りを示すものとされる。

#### 【0094】

外符号デコーダの出力がデシャフリングおよびデパッキング部に供給される。デシャフリングおよびデパッキング部は、記録側のパッキングおよびシャフリング部でなされたマクロブロック単位のシャフリングを元に戻す処理を行う。また、デシャフリングおよびデパッキング部では、記録時に施されたパッキングを分解する。すなわち、マクロブロック単位にデータの長さを戻して、元の可変長符号を復元する。さらに、デシャフリングおよびデパッキング部において、システムデータが分離され、ECCデコーダ113から出力され、後述するシスコン121に供給される。

#### 【0095】

デシャフリングおよびデパッキング部の出力は、データ補間部に供給され、エ

ラーフラグが立っている（すなわち、エラーのある）データが修整される。すなわち、変換前に、マクロブロックデータの途中にエラーがあるとされた場合には、エラー箇所以降の周波数成分のDCT係数が復元できない。そこで、例えばエラー箇所のデータをブロック終端符号（EOP）に置き替え、それ以降の周波数成分のDCT係数をゼロとする。同様に、高速再生時にも、シンクブロック長に対応する長さまでのDCT係数のみを復元し、それ以降の係数は、ゼロデータに置き替えられる。さらに、データ補間部では、ビデオデータの先頭に付加されているヘッダがエラーの場合に、ヘッダ（シーケンスヘッダ、GOPヘッダ、ピクチャヘッダ、ユーザデータ等）を回復する処理もなされる。

#### 【0096】

DCTブロックに跨がって、DCT係数がDC成分および低域成分から高域成分へと並べられているため、このように、ある箇所以降からDCT係数を無視しても、マクロブロックを構成するDCTブロックのそれぞれに対して、満遍なくDCならびに低域成分からのDCT係数を行き渡させることができる。

#### 【0097】

データ補間部から出力されたビデオデータがECCデコーダ113の出力であって、ECCデコーダ113の出力は、再生側のマルチフォーマットコンバータ（以下、再生側MFCと略称する）114に供給される。再生側MFC114は、上述した記録側MFC106と逆の処理を行うものであって、ストリームコンバータを含む。再生側MFC106は、例えば1個の集積回路で構成される。

#### 【0098】

ストリームコンバータでは、記録側のストリームコンバータと逆の処理がなされる。すなわち、DCTブロックに跨がって周波数成分毎に並べられていたDCT係数を、DCTブロック毎に並び替える。これにより、再生信号がMPEG2に準拠したエレメンタリストリームに変換される。

#### 【0099】

また、ストリームコンバータの入出力は、記録側と同様に、マクロブロックの最大長に応じて、十分な転送レート（バンド幅）を確保しておく。マクロブロック（スライス）の長さを制限しない場合には、画素レートの3倍のバンド幅を確

保するのが好ましい。

【0100】

ストリームコンバータの出力が再生側MFC114の出力であって、再生側MFC114の出力は、SDTI出力部115およびMPEGデコーダ116に供給される。

【0101】

MPEGデコーダ116は、エレメンタリストリームを復号し、ビデオデータを出力する。エレメンタリストリームは、MPEGデコーダ116に供給されパターンマッチングが行われ、シーケンスヘッダコードおよびスタートコードが検出される。検出されたシーケンスヘッダコードおよびスターとコードにより、各層のヘッダ部に格納された符号化パラメータが抽出される。MPEGデコーダ116において、抽出された符号化パラメータに基づき、エレメンタリストリームに対して逆量子化処理と、逆DCT処理とがなされる。

【0102】

MPEGデコーダ116から出力された復号ビデオデータは、SDI出力部118に供給される。上述したように、SDI出力部118には、ECCデコーダ113でビデオデータと分離されたオーディオデータがディレイ117を介して供給されている。SDI出力部118では、供給されたビデオデータとオーディオデータとを、SDIのフォーマットにマッピングし、SDIフォーマットのデータ構造を有するストリームへ変換される。SDI出力部118からのストリームが出力端子120から外部へ出力される。

【0103】

一方、SDTI出力部115には、上述したように、ECCデコーダ113でビデオデータと分離されたオーディオデータが供給されている。SDTI出力部115では、供給された、エレメンタリストリームとしてのビデオデータと、オーディオデータとをSDTIのフォーマットにマッピングし、SDTIフォーマットのデータ構造を有するストリームへ変換される。変換されたストリームは、出力端子119から外部へ出力される。

## 【0104】

出力端子119からSDTIのストリームを供給された外部機器では、MPEGの復号化処理が必要な場合には、供給されたストリームに対してパターンマッチングを行い、シーケンスヘッダコードおよびスタートコードを検出すると共に、各層のヘッダ部の符号化パラメータを抽出する。そして、抽出された符号化パラメータに基づき、供給されたSDTIのストリームの復号化を行う。

## 【0105】

図15において、シスコン121は、例えばマイクロコンピュータからなり、この記憶再生装置の全体の動作を制御する。またサーボ122は、シスコン121と互いに通信を行いながら、磁気テープ112の走行制御や回転ドラム111の駆動制御などを行う。

## 【0106】

図17Aは、MPEGエンコーダ102のDCT回路から出力されるビデオデータ中のDCT係数の順序を示す。SDTI受信部108から出力されるMPEG\_ESについても同様である。以下では、MPEGエンコーダ102の出力を例に用いて説明する。DCTブロックにおいて左上のDC成分から開始して、水平ならびに垂直空間周波数が高くなる方向に、DCT係数がジグザグスキヤンで出力される。その結果、図17Bに一例が示されるように、全部で64個（8画素×8ライン）のDCT係数が周波数成分順に並べられて得られる。

## 【0107】

このDCT係数がMPEGエンコーダのVLC部によって可変長符号化される。すなわち、最初の係数は、DC成分として固定的であり、次の成分（AC成分）からは、ゼロのランとそれに続くレベルに対応してコードが割り当てられる。従って、AC成分の係数データに対する可変長符号化出力は、周波数成分の低い（低次の）係数から高い（高次の）係数へと、AC<sub>1</sub>，AC<sub>2</sub>，AC<sub>3</sub>，…と並べられたものである。可変長符号化されたDCT係数をエレメンタリストリームが含んでいる。

## 【0108】

上述した記録側MFC106に内蔵される、記録側のストリームコンバータで

は、供給された信号のDCT係数の並べ替えが行われる。すなわち、それぞれのマクロブロック内で、ジグザグスキャンによってDCTブロック毎に周波数成分順に並べられたDCT係数がマクロブロックを構成する各DCTブロックにわたって周波数成分順に並べ替えられる。

#### 【0109】

図18は、この記録側ストリームコンバータにおけるDCT係数の並べ替えを概略的に示す。(4:2:2)コンポーネント信号の場合に、1マクロブロックは、輝度信号Yによる4個のDCTブロック( $Y_1$ ,  $Y_2$ ,  $Y_3$  および $Y_4$ )と、色度信号Cb, Crのそれぞれによる2個ずつのDCTブロック( $Cb_1$ ,  $Cb_2$ ,  $Cr_1$  および $Cr_2$ )からなる。

#### 【0110】

上述したように、MPEGエンコーダ102では、MPEG2の規定に従いジグザグスキャンが行われ、図18Aに示されるように、各DCTブロック毎に、DCT係数がDC成分および低域成分から高域成分に、周波数成分の順に並べられる。一つのDCTブロックのスキャンが終了したら、次のDCTブロックのスキャンが行われ、同様に、DCT係数が並べられる。

#### 【0111】

すなわち、マクロブロック内で、DCTブロック $Y_1$ ,  $Y_2$ ,  $Y_3$  および $Y_4$ 、DCTブロック $Cb_1$ ,  $Cb_2$ ,  $Cr_1$  および $Cr_2$  のそれぞれについて、DCT係数がDC成分および低域成分から高域成分へと周波数順に並べられる。そして、連続したランとそれに続くレベルとからなる組に、[DC, AC<sub>1</sub>, AC<sub>2</sub>, AC<sub>3</sub>, ...]と、それぞれ符号が割り当てられるように、可変長符号化されている。

#### 【0112】

記録側ストリームコンバータでは、可変長符号化され並べられたDCT係数を、一旦可変長符号を解読して各係数の区切りを検出し、マクロブロックを構成する各DCTブロックに跨がって周波数成分毎にまとめる。この様子を、図18Bに示す。最初にマクロブロック内の8個のDCTブロックのDC成分をまとめ、次に8個のDCTブロックの最も周波数成分が低いAC係数成分をまとめ、以下

、順に同一次数のAC係数をまとめるように、8個のDCTブロックに跨がって係数データを並び替える。

#### 【0113】

並び替えられた係数データは、DC (Y<sub>1</sub>) , DC (Y<sub>2</sub>) , DC (Y<sub>3</sub>) , DC (Y<sub>4</sub>) , DC (Cb<sub>1</sub>) , DC (Cb<sub>2</sub>) , DC (Cr<sub>1</sub>) , DC (Cr<sub>2</sub>) , AC<sub>1</sub> (Y<sub>1</sub>) , AC<sub>1</sub> (Y<sub>2</sub>) , AC<sub>1</sub> (Y<sub>3</sub>) , AC<sub>1</sub> (Y<sub>4</sub>) , AC<sub>1</sub> (Cb<sub>1</sub>) , AC<sub>1</sub> (Cb<sub>2</sub>) , AC<sub>1</sub> (Cr<sub>1</sub>) , AC<sub>1</sub> (Cr<sub>2</sub>) , ··· である。ここで、DC、AC<sub>1</sub>、AC<sub>2</sub>、···は、図17を参照して説明したように、ランとそれに続くレベルとからなる組に対して割り当てられた可変長符号の各符号である。

#### 【0114】

記録側ストリームコンバータで係数データの順序が並べ替えられた変換エレメントリストリームは、ECCエンコーダ109に内蔵されるパッキングおよびシャフリング部に供給される。マクロブロックのデータの長さは、変換エレメントリストリームと変換前のエレメントリストリームとで同一である。また、MPEGエンコーダ102において、ビットレート制御によりGOP (1フレーム) 単位に固定長化されていても、マクロブロック単位では、長さが変動している。パッキングおよびシャフリング部では、マクロブロックのデータを固定枠に当てはめる。

#### 【0115】

図19は、パッキングおよびシャフリング部でのマクロブロックのパッキング処理を概略的に示す。マクロブロックは、所定のデータ長を持つ固定枠に当てはめられ、パッキングされる。このとき用いられる固定枠のデータ長を、記録および再生の際のデータの最小単位であるシンクブロックのデータ長と一致させていく。これは、シャフリングおよびエラー訂正符号化の処理を簡単に行うためである。図19では、簡単のため、1フレームに8マクロブロックが含まれるものと仮定する。

#### 【0116】

可変長符号化によって、図19Aに一例が示されるように、8マクロブロック

の長さは、互いに異なる。この例では、固定枠である1シンクブロックのデータ領域の長さと比較して、マクロブロック#1のデータ、#3のデータおよび#6のデータがそれぞれ長く、マクロブロック#2のデータ、#5のデータ、#7のデータおよび#8のデータがそれぞれ短い。また、マクロブロック#4のデータは、1シンクブロックと略等しい長さである。

#### 【0117】

パッキング処理によって、マクロブロックが1シンクブロック長の固定長枠に詰め込まれる。過不足無くデータを詰め込むことができるのは、1フレーム期間で発生するデータ量が固定量に制御されているからである。図19Bに一例が示されるように、1シンクブロックと比較して長いマクロブロックは、シンクブロック長に対応する位置で分割される。分割されたマクロブロックのうち、シンクブロック長からはみ出た部分（オーバーフロー部分）は、先頭から順に空いている領域に、すなわち、長さがシンクブロック長に満たないマクロブロックの後ろに、詰め込まれる。

#### 【0118】

図19Bの例では、マクロブロック#1の、シンクブロック長からはみ出た部分が、先ず、マクロブロック#2の後ろに詰め込まれ、そこがシンクブロックの長さに達すると、マクロブロック#5の後ろに詰め込まれる。次に、マクロブロック#3の、シンクブロック長からはみ出た部分がマクロブロック#7の後ろに詰め込まれる。さらに、マクロブロック#6のシンクブロック長からはみ出た部分がマクロブロック#7の後ろに詰め込まれ、さらにはみ出た部分がマクロブロック#8の後ろに詰め込まれる。こうして、各マクロブロックがシンクブロック長の固定枠に対してパッキングされる。

#### 【0119】

各マクロブロックに対応する可変長データの長さは、記録側ストリームコンバータにおいて予め調べておくことができる。これにより、このパッキング部では、VLCデータをデコードして内容を検査すること無く、マクロブロックのデータの最後尾を知ることができる。

## 【0120】

図20は、1フレームのデータに対するパッキング処理をより具体的に示す。シャフリング処理によって、図20Aに示すように、画面上で分散した位置のマクロブロックMB1～MB4が図25Bに示すように、順に並べられる。各フレームに対してシーケンス層のヘッダ、ピクチャ層のヘッダが付加され、これらのヘッダからなるヘッダ部も先頭のマクロブロックに相当するものとしてパッキング処理の対象とされる。固定枠（シンクブロック長）からはみ出たオーバーフロー部分が図20Cに示すように、空いている領域に順に詰め込まれる。図25Bでは、オーバーフロー部分が300, 301, 302として示されている。このようにパッキングされたデータが図20Dに示すように、磁気テープ112上に記録される。

## 【0121】

磁気テープを記録時の速度より高速で送って再生を行う高速再生時には、回転ヘッドが複数のトラックを跨いでトレースすることになる。したがって、再生データ中には、異なるフレームのデータが混在する。再生時には、パッキング処理と逆のデパッキング処理がなされる。デパッキング処理は、1フレーム分の全データが揃っている必要がある。高速再生時のように、1フレーム分のデータ中に複数のフレームのデータが混在している場合には、デパッキング処理ができない。したがって、高速再生時には、各固定枠の先頭から配されているデータのみが利用され、オーバーフローデータは、利用しないようになされる。

## 【0122】

図21は、上述したECCエンコーダ109のより具体的な構成を示す。図21において、164がICに対して外付けのメインメモリ160のインターフェースである。メインメモリ160は、SDRAMで構成されている。インターフェース164によって、内部からのメインメモリ160に対する要求を調停し、メインメモリ160に対して書き込み／読み出しの処理を行う。また、パッキング部137a、ビデオシャフリング部137b、パッキング部137cによって、パッキングおよびシャフリング部が構成される。

## 【0123】

図22は、メインメモリ160のアドレス構成の一例を示す。メインメモリ160は、例えば64MビットのSDRAMで構成される。メインメモリ160は、ビデオ領域250、オーバーフロー領域251およびオーディオ領域252を有する。ビデオ領域250は、4つのバンク(v bank #0, v bank #1, v bank #2およびv bank #3)からなる。4バンクのそれぞれは、1等長化単位のデジタルビデオ信号が格納できる。1等長化単位は、発生するデータ量を略目標値に制御する単位であり、例えばビデオ信号の1ピクチャ(Iピクチャ)である。図22中の、部分Aは、ビデオ信号の1シンクブロックのデータ部分を示す。1シンクブロックには、フォーマットによって異なるバイト数のデータが挿入される。複数のフォーマットに対応するために、最大のバイト数以上あって、処理に都合の良いバイト数例えば256バイトが1シンクブロックのデータサイズとされている。

## 【0124】

ビデオ領域の各バンクは、さらに、パッキング用領域250Aと内符号化エンコーダへの出力用領域250Bとに分けられる。オーバーフロー領域251は、上述のビデオ領域に対応して、4つのバンクからなる。さらに、オーディオデータ処理用の領域252をメインメモリ160が有する。

## 【0125】

この一実施形態では、各マクロブロックのデータ長標識を参照することによって、パッキング部137aが固定枠長データと、固定枠を越える部分であるオーバーフローデータとをメインメモリ160の別々の領域に分けて記憶する。固定枠長データは、シンクブロックのデータ領域の長さ以下のデータであり、以下、ブロック長データと称する。ブロック長データを記憶する領域は、各バンクのパッキング処理用領域250Aである。ブロック長より短いデータ長の場合には、メインメモリ160の対応する領域に空き領域を生じる。ビデオシャフリング部137bが書き込みアドレスを制御することによってシャフリングを行う。ここで、ビデオシャフリング部137bは、ブロック長データのみをシャフリングし、オーバーフロー部分は、シャフリングせずに、オーバーフローデータに割り当てる。

られた領域に書込まれる。

#### 【0126】

次に、パッキング部137cが外符号エンコーダ139へのメモリにオーバーフロー部分をパッキングして読み込む処理を行う。すなわち、メインメモリ160から外符号エンコーダ139に用意されている1ECCブロック分のメモリに対してブロック長のデータを読み込み、若し、ブロック長のデータに空き領域があれば、そこにオーバーフロー部分を読み込んでブロック長にデータが詰まるようにする。そして、1ECCブロック分のデータを読み込むと、読み込み処理を一時中断し、外符号エンコーダ139によって外符号のパリティを生成する。外符号パリティは、外符号エンコーダ139のメモリに格納する。外符号エンコーダ139の処理が1ECCブロック分終了すると、外符号エンコーダ139からデータおよび外符号パリティを内符号を行う順序に並び替えて、メインメモリ160のパッキング処理用領域250Aと別の出力用領域250Bに書き戻す。ビデオシャフリング部140は、この外符号の符号化が終了したデータをメインメモリ160へ書き戻す時のアドレスを制御することによって、シンクブロック単位のシャフリングを行う。

#### 【0127】

このようにブロック長データとオーバーフローデータとを分けてメインメモリ160の第1の領域250Aへのデータの書き込み（第1のパッキング処理）、外符号エンコーダ139へのメモリにオーバーフローデータをパッキングして読み込む処理（第2のパッキング処理）、外符号パリティの生成、データおよび外符号パリティをメインメモリ160の第2の領域250Bに書き戻す処理が1ECCブロック単位でなされる。外符号エンコーダ139がECCブロックのサイズのメモリを備えることによって、メインメモリ160へのアクセスの頻度を少なくすることができる。

#### 【0128】

そして、1ピクチャに含まれる所定数のECCブロック（例えば32個のECCブロック）の処理が終了すると、1ピクチャのパッキング、外符号の符号化が終了する。そして、インターフェース164を介してメインメモリ160の領域

250Bから読出したデータがID付加部148、内符号エンコーダ147、同期付加部150で処理され、並列直列変換部124によって、同期付加部150の出力データがビットシリアルデータに変換される。出力されるシリアルデータがパーシャル・レスポンスクラス4のプリコーダ125により処理される。この出力が必要に応じてデジタル変調され、記録アンプ110を介して、回転ドラム111に設けられた回転ヘッドに供給される。

#### 【0129】

なお、ECCブロック内にヌルシンクと称する有効なデータが配されないシンクブロックを導入し、記録ビデオ信号のフォーマットの違いに対してECCブロックの構成の柔軟性を持たせるようになされる。ヌルシンクは、パッキングおよびシャフリングブロック137のパッキング部137aにおいて生成され、メインメモリ160に書込まれる。従って、ヌルシンクがデータ記録領域を持つことになるので、これをオーバーフロー部分の記録用シンクとして使用することができる。

#### 【0130】

オーディオデータの場合では、1フィールドのオーディオデータの偶数番目のサンプルと奇数番目のサンプルとがそれぞれ別のECCブロックを構成する。ECCの外符号の系列は、入力順序のオーディオサンプルで構成されるので、外符号系列のオーディオサンプルが入力される毎に外符号エンコーダ136が外符号パリティを生成する。外符号エンコーダ136の出力をメインメモリ160の領域252に書込む時のアドレス制御によって、シャフリング部147がシャフリング（チャンネル単位およびシンクブロック単位）を行う。

#### 【0131】

さらに、126で示すCPUインターフェースが設けられ、システムコントローラとして機能する外部のCPU127からのデータを受け取り、内部ブロックに対してパラメータの設定が可能とされている。複数のフォーマットに対応するために、シンクブロック長、パリティ長を始め多くのパラメータを設定することが可能とされている。

## 【0132】

パラメータの1つとしての”パッキング長データ”は、パッキング部137aおよび137bに送られ、パッキング部137a、137bは、これに基づいて決められた固定枠（図19Aで「シンクブロック長」として示される長さ）にVLCデータを詰め込む。

## 【0133】

パラメータの1つとしての”パック数データ”は、パッキング部137bに送られ、パッキング部137bは、これに基づいて1シンクブロック当たりのパック数を決め、決められたパック数分のデータを外符号エンコーダ139に供給する。

## 【0134】

パラメータの1つとしての”ビデオ外符号パリティ数データ”は、外符号エンコーダ139に送られ、外符号エンコーダ139は、これに基づいた数のパリティが発声されるビデオデータの外符号の符号化を行う。

## 【0135】

パラメータの1つとしての”ID情報”および”DID情報”的ぞれは、ID付加部148に送られ、ID付加部148は、これらID情報およびDID情報をメインメモリ160から読み出された単位長のデータ列に付加する。

## 【0136】

パラメータの1つとしての”ビデオ内符号用パリティ数データ”および”オーディオ内符号用パリティ数データ”的ぞれは、内符号エンコーダ149に送られ、内符号エンコーダ149は、これらに基づいた数のパリティが発生されるビデオデータとオーディオデータの内符号の符号化を行う。なお、内符号エンコーダ149には、パラメータの1つである”シンク長データ”も送られており、これにより、内符号化されたデータの単位長（シンク長）が規制される。

## 【0137】

また、パラメータの1つとしてのシャフリングテーブルデータがビデオ用シャフリングテーブル（RAM）128vおよびオーディオ用シャフリングテーブル（RAM）128aに格納される。シャフリングテーブル128vは、ビデオシ

ヤフリング部137bおよび140のシャフリングのためのアドレス変換を行う。シャフリングテーブル128aは、オーディオシャフリング147のためのアドレス変換を行う。

#### 【0138】

この発明の一実施形態では、MPEGエンコーダ102において、入力ビデオデータをMPEGビットストリームへ符号化する時に、フレーム単位の編集を可能するために、全てのフレームをIピクチャとして符号化し、GOPを1つのIピクチャで構成する。また、1スライスを1マクロブロックとする。さらに、全てのフレームに対して必ずシーケンス層のヘッダおよび量子化マトリクスを付加する。このようにすれば、編集、または特殊再生（逆転再生、スロー再生、高速再生等）によって、テープ上に記録されたストリームの時間関係が元のものと異なり、MPEGの符号化文法を満足しなくなる問題の発生を防止することができる。

#### 【0139】

また、この一実施形態では、SDTI受信部108からMPEGビットストリームが入力されることもある。この場合には、MPEGエンコーダ102において符号化するのと異なり、MPEGの符号化文法を満たしていても、全フレームに対してシーケンス層のヘッダおよび量子化マトリクスが付加されているとは限らない。そこで、この一実施形態では、記録側MFC106において、各フレームにシーケンス層のヘッダが付加されていない場合には、シーケンス層のヘッダを補間する補間処理を行う。量子化マトリクスについても同様である。

#### 【0140】

図23は、シーケンス層のヘッダの補間部の一例を示す。51は、SDTI受信部108からMPEGビットストリーム入力を示す。MPEGエンコーダ102の出力ストリームは、フレーム毎にシーケンス層のヘッダを付加する構成とされているので、補間部で処理する必要がない。入力ストリーム51がディレイ部52および検出部53に供給される。ディレイ部52は、検出部53が検出処理を行う時間に相当する遅延を発生する。ディレイ部52の出力がRAM54およびセレクタ55にそれぞれ供給される。RAM54には、ビットストリーム中の

シーケンス層のヘッダが書き込まれる。RAM54の読み出し出力がセレクタ5に供給される。

#### 【0141】

さらに、ROM56が設けられている。ROM56には、予めディジタルVTRの機種に応じた典型的なシーケンス層のヘッダの情報が記憶されている。例えばその機種が取り扱うビデオデータのフォーマットに対応したシーケンス層のヘッダが書き込まれている。この場合、複数種類のシーケンス層のヘッダをROM56に書き込んでおき、ユーザの指定等によって選択されたシーケンス層のヘッダをROM56から読み出すようにしても良い。ROM56から読み出されたヘッダがセレクタ55に供給される。セレクタ55の選択動作は、検出部53の出力によって制御される。

#### 【0142】

セレクタ55は、ディレイ部52からのストリーム中にシーケンス層のヘッダが存在している場合には、そのシーケンス層のヘッダをフレーム（ピクチャ）毎に付加したストリームを出力ストリーム57として選択する。また、シーケンス層のヘッダが存在していない場合には、RAM54またはROM56に記憶されているシーケンス層のヘッダをストリームの各フレームに対して付加し、フレーム毎にヘッダが付加されたストリームを出力する。この場合、RAM54に記憶されているシーケンス層のヘッダをROM56に記憶されているシーケンス層のヘッダに対して優先して付加する。

#### 【0143】

なお、図示しないが、図23に示す構成を制御する制御部が設けられている。また、図23は、ハードウェアの構成を示しているが、ブロックの機能の一部をソフトウェアにより処理するようにしたり、全てソフトウェアにより処理することも可能である。

#### 【0144】

図24は、検出部53の検出処理と、検出結果に基づく制御処理を示すフローチャートである。入力ストリーム51中にシーケンス層のヘッダが存在するかどうかがステップS1で決定される。以下の説明では、存在の有無を検出するよう

にしているが、存在の有無に加えて、存在するシーケンス層のヘッダがMPEG符号化文法を満足する正常なものかどうかの検出を行うことが好ましい。存在するならば、処理がステップS2に移り、RAM54に対してストリーム中のシーケンス層のヘッダが書き込まれる。RAM54では、旧いシーケンス層のヘッダに対して新たなシーケンス層のヘッダが上書きされる。そして、入力ストリーム中のシーケンス層のヘッダをそのままシーケンス層のヘッダとして各フレームに対して付加する（ステップS3）。

【0145】

○ステップS1において、入力ストリーム中にシーケンス層のヘッダが存在しないと決定されると、ステップS4において、RAM54にシーケンス層のヘッダが存在するか否かが決定される。RAM54にシーケンス層のヘッダが存在しているならば、ステップS5において、RAM54の内容をシーケンス層のヘッダとして各フレームに対して付加する。若し、ステップS4において、RAM54にシーケンス層のヘッダが存在していないと決定されると、ステップS6において、ROM56の内容をシーケンス層のヘッダとして各フレームに対して付加する。例えば機器の電源をオンした直後では、RAM54にシーケンス層のヘッダが存在していない。

【0146】

○以上の処理によって、セレクタ55からの出力ストリームは、各フレームに対して必ずシーケンス層のヘッダが付加されたものとされる。なお、以上の説明は、シーケンス層のヘッダについて説明したが、量子化マトリクスについても全く同様の処理によって補間することができ、出力ストリーム中の各フレームに対して量子化マトリクスを必ず付加することができる。

【0147】

上述では、この発明がMPEGやJPEGのデータストリームを記録するディジタルVTRに適用されるように説明したが、この発明は、他の階層構造を有する圧縮符号化に対しても適用可能である。その場合には、シーケンスヘッダに相当する最上位階層のヘッダを各フレームに対して付加するようになされる。

## 【0148】

さらに、この発明は、記録媒体が磁気テープ以外であっても適用可能である。データストリームが直接的に記録されるのであれば、例えば、ハードディスクやDVD (Digital Versatile Disc)といったディスク状記録媒体や、半導体メモリを記録媒体に用いたRAMレコーダなどにも適用可能なものである。

## 【0149】

## 【発明の効果】

以上説明したように、この発明によれば、フレーム単位の編集を行うことによって、ビットストリームが符号化文法を満足しなくなることを防止することができる。また、この発明によれば、テープの先頭位置等の所定位置にのみシーケンス層が記録されている場合と異なり、任意の位置からの通常再生を行うことが可能となる。さらに、この発明によれば、高速再生、スロー再生、逆転再生等の特殊再生時に確実にシーケンス層のヘッダまたは量子化マトリクスを得ることができる。

## 【図面の簡単な説明】

## 【図1】

一般的なMPEG2ストリームの階層構造を概略的に示す略線図である。

## 【図2】

MPEG2のストリーム中に配されるデータの内容とビット割り当てを示す略線図である。

## 【図3】

MPEG2のストリーム中に配されるデータの内容とビット割り当てを示す略線図である。

## 【図4】

MPEG2のストリーム中に配されるデータの内容とビット割り当てを示す略線図である。

## 【図5】

MPEG2のストリーム中に配されるデータの内容とビット割り当てを示す略線図である。

【図6】

MPEG2のストリーム中に配されるデータの内容とビット割り当てを示す略線図である。

【図7】

MPEG2のストリーム中に配されるデータの内容とビット割り当てを示す略線図である。

【図8】

MPEG2のストリーム中に配されるデータの内容とビット割り当てを示す略線図である。

【図9】

MPEG2のストリーム中に配されるデータの内容とビット割り当てを示す略線図である。

【図10】

MPEG2のストリーム中に配されるデータの内容とビット割り当てを示す略線図である。

【図11】

MPEG2のストリーム中に配されるデータの内容とビット割り当てを示す略線図である。

【図12】

MPEG2のストリーム中に配されるデータの内容とビット割り当てを示す略線図である。

【図13】

データのバイト単位の整列を説明するための図である。

【図14】

この発明の一実施形態におけるMPEGストリームのデータ構成を示す略線図である。

【図15】

この発明の一実施形態による記録再生装置の構成の一例を示すブロック図である。

【図16】

磁気テープ上に形成されるトラックフォーマットの一例を示す略線図である。

【図17】

ビデオエンコーダの出力の方法と可変長符号化を説明するための略線図である

【図18】

ビデオエンコーダの出力の順序の並び替えを説明するための略線図である。

【図19】

順序の並び替えられたデータをシンクブロックにパッキングする処理を説明するための略線図である。

【図20】

パッキング処理をより具体的に示す略線図である。

【図21】

ECCエンコーダのより具体的な構成を示すブロック図である。

【図22】

メインメモリのアドレス構成の一例を示す略線図である。

【図23】

この発明の一実施形態におけるシーケンス層のヘッダの補間部のブロック図である。

【図24】

補間処理を説明するためのフローチャートである。

【図25】

この発明の解決しようとする課題を説明するための略線図である。

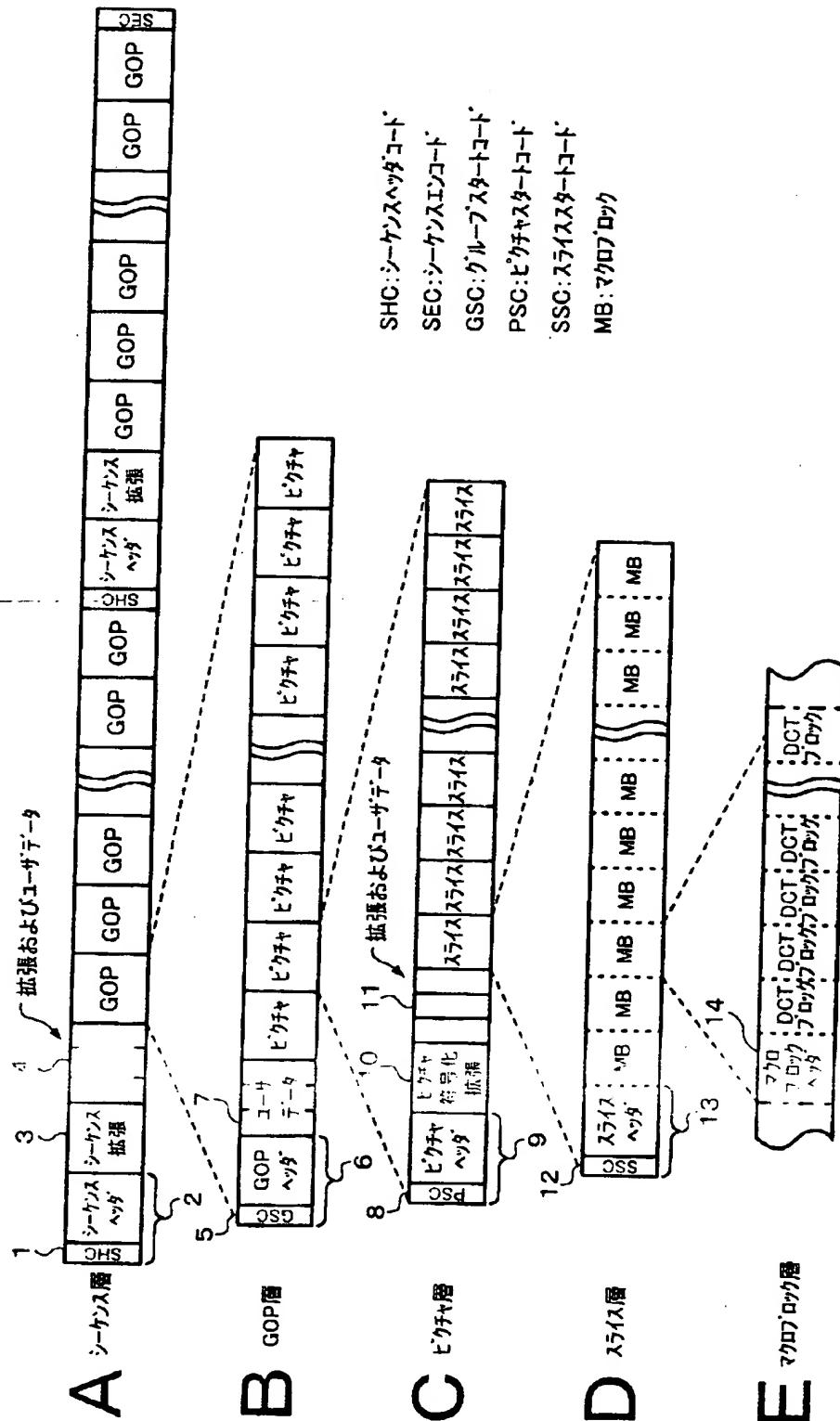
【符号の説明】

1 . . . シーケンスヘッダコード、 2 . . . シーケンスヘッダ、 3 . . . シーケンス拡張、 4 . . . 拡張およびユーザデータ、 5 . . . G O P スタートコード、 6 . . . G O P ヘッダ、 7 . . . ユーザデータ、 8 . . . ピクチャスタートコード、 9 . . . ピクチャヘッダ、 10 . . . ピクチャ符号化拡張、 11 . . . 拡張およびユーザデータ、 12 . . . スライススタートコード、 13 . . . スライス

ヘッダ、14・・・マクロブロックヘッダ、101・・・SDI受信部、102  
・・・MPEGエンコーダ、106・・・記録側マルチフォーマットコンバータ  
(MFC)、108・・・SDTI受信部、109・・・ECCエンコーダ、1  
12・・・磁気テープ、113・・・ECCデコーダ、114・・・再生側MF  
C、115・・・SDTI出力部、116・・・MPEGデコーダ、118  
・SDI出力部、137a, 137c・・・パッキング部、137b・・・ビデ  
オシャフリング部、139・・・外符号エンコーダ、140・・・ビデオシャフ  
リング、149・・・内符号エンコーダ

【書類名】 図面

【図 1】



【図2】

コード名	ビット数	内容
sequence header code	32	シーケンスヘッダコード
horizontal size value	12	水平方向画素数下位12ビット
vertical size value	12	垂直方向ライン数下位12ビット
aspect ratio information	4	画素アスペクト比情報
frame rate code	4	フレームレートコード
bit rate value	18	ビットレート下位18ビット(400ビット 単位表示)
vbv buffer size value	10	VBVバッファサイズ下位10ビット
intra quantiser matrix[64]	8*64	イントラMB用量子化マトリクス値
non intra quantiser matrix[64]	8*64	非イントラMB用量子化マトリクス値

【図3】

コード名	ビット数	内容
profile and level indication	8	プロファイル、レベル
progressive sequence	1	シーケンス全体のプログレッシブ画像フラグ
chroma format	2	色差フォーマット
low delay	1	低遅延モード(Bピクチャなし)

【図4】

コード名	ビット数	内容
extension data(0)		拡張データ(0)
sequence display extension( )		シーケンス表示( )
sequence scalable extension( )		シーケンススケーラブル拡張( )
extension start code identifier	4	シーケンススケーラブル拡張ID
scalable mode	2	スケーラビリティモード
layer id	4	スケーラブル階層のレイヤID
空間スケーラビリティの場合		
lower layer prediction horizontal size	14	予測用下位レイヤの水平サイズ
lower layer prediction vertical size	14	予測用下位レイヤの垂直サイズ
vertical subsampling factor n	5	垂直方向アップサンプル用除数
テンポラルスケーラビリティの場合		
picture mux order	3	第1ベースレイヤ画像前の付加レイヤ画像数
picture mux factor	3	ベースレイヤ間の付加レイヤの画像数
user data( )		ユーザデータ( )
user data	8	ユーザデータ

【図5】

コード名	ビット数	内容
group start code	32	GOPスタートコード
time code	25	タイムコード(時、分、秒、ピクチャ)
closed gop	1	GOPの独立性を示すフラグ
broken link	1	GOP内 Iピクチャ前のBピクチャの正当性フラグ

【図 6】

コード名	ビット数	内容
extension data(1)		拡張データ(1)
user data( )		ユーザデータ( )
user data	8	ユーザデータ

【図 7】

コード名	ビット数	内容
picture start code	32	ピクチャスタートコード
temporal reference	10	GOP内画像の表示順序(modulo 1024)
picture coding type	3	ピクチャ符号化タイプ(I, B, P)
vbv delay	16	復号開始までのVBV遅延量

【図 8】

コード名	ビット数	内容
f code[s][t]	4	前・後方向(s), 水平・垂直(t)動きベクトル範囲
intra dc precision	2	イントラMBのDC係数精度
picture structure	2	ピクチャ構造(フレーム, フィールド)
top field first	1	表示フィールドの指定
frame pred frame act	1	フレーム予測+フレームDCTフラグ
concealment motion vectors	1	イントラMBコンシールメントMVフラグ
q scale type	1	量子化スケールタイプ(線形, 非線形)
intra vlc format	1	イントラMB用VLCタイプ
alternate scan	1	スキヤニングタイプ(シグザグ, オルタネート)
repeat first field	1	2:3プルダウン用フィールドリピート
chroma 420 type	1	4:2:0のときprogressive frameと同値
progressive frame	1	プログレッシブフレームフラグ

【図9】

コード名	ビット数	内容
extension data(2)		拡張データ(2)
quant matrix extension( )		量子化マトリクス拡張( )
intra quantiser matrix[64]	8*64	イントラMB量子化マトリクス
non intra quantiser matrix[64]	8*64	非イントラMB量子化マトリクス
chroma intra quantiser matrix[64]	8*64	色差イントラ量子化マトリクス
chroma non intra quantiser matrix[64]	8*64	色差非イントラ量子化マトリクス
copyright extension( )		著作権拡張( )
picture display extension( )		ピクチャ表示拡張( )
picture spatial scalable extension( )		ピクチャ空間スケーラブル拡張( )
spatial temporal weight code table index	2	アップサンプル用時空間重み付けテーブル
lower layer progressive frame	1	下位レイヤプログレッシブ画像フラグ
lower layer deinterlaced field select	1	下位レイヤのフィールド選択
picture temporal scable extension( )		ピクチャテンポラルスケーラブル拡張( )
reference select code	2	参照画面の選択
forward temporal reference	10	前方向予測用下位レイヤの画像番号
backward temporal reference	10	後方向予測用下位レイヤの画像番号
user data( )		ユーザデータ( )
user data( )	8	ユーザデータ

【図10】

コード名	ビット数	内容
slice start code	32	スライススタートコード＋スライス垂直位置
slice vertical position extension	3	スライス垂直位置拡張用(>2800ライン)
priority breakpoint	7	データパーティショニング用区分点
quantiser scale code	5	量子化スケールコード(1~31)
intra slice	1	イントラスライスフラグ
macroblock( )		マクロブロックデータ( )

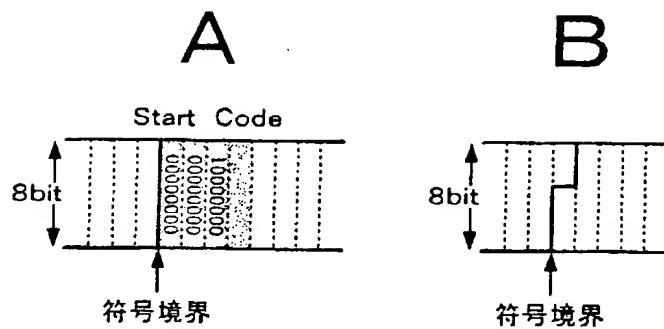
【図11】

コード名	ビット数	内容
macroblock escape	11	MBアドレス拡張用(>33)
macroblock address increment	1-11	現MBアドレスと前MBアドレスの差
macroblock modes( )		マクロブロックモード( )
macroblock type	1-9	MB符号化タイプ(MC, Codedなど)
spatial temporal weight code	2	アップサンプル用の時空間重み付けコード
frame motion type	2	フレーム構造の動き補償タイプ
field motion type	2	フィールド構造の動き補償タイプ
dct type	1	DCTタイプ(フレーム, フィールド)
quantiser scale code	5	MB量子化スケールコード(1~31)
motion vectors(s)		動きベクトル(s)
motion vertical field select[r][s]	1	予測に用いる参照フィールドの選択
motion vector(r, s)		動きベクトル(r, s)
motion code[r][s][t]	1-11	基本差分動きベクトル
motion residual[r][s][t]	1-8	残差ベクトル
dmvector[t]	1-2	デュアルプライム用差分ベクトル
coded block pattern( )		CBP
block(i)		ブロックデータ( )

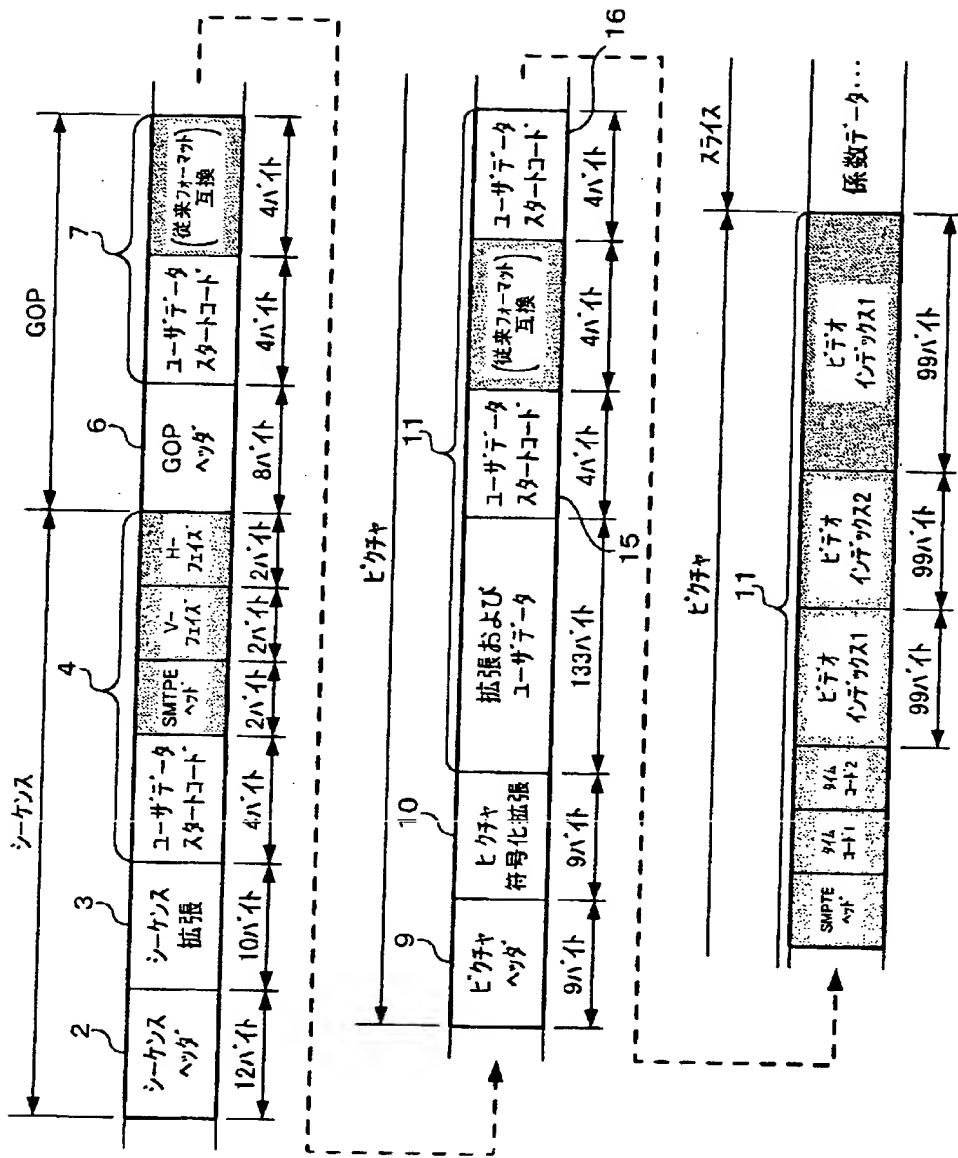
【図12】

コード名	ビット数	内容
dct dc size luminance	2-9	DCT輝度DC係数差分サイズ
dct dc differential	1-11	DCT輝度DC係数差分値
dct dc size chrominance	2-10	DCT色差DC係数差分サイズ
dct dc differential	1-11	DCT色差DC係数差分値
First DCT coefficient	3-24	非イントラップの第1非零係数
Subsequent DCT coefficient	2-24	後続のDCT係数
End of block	2 or 4	ブロック内のDCT係数終了フラグ

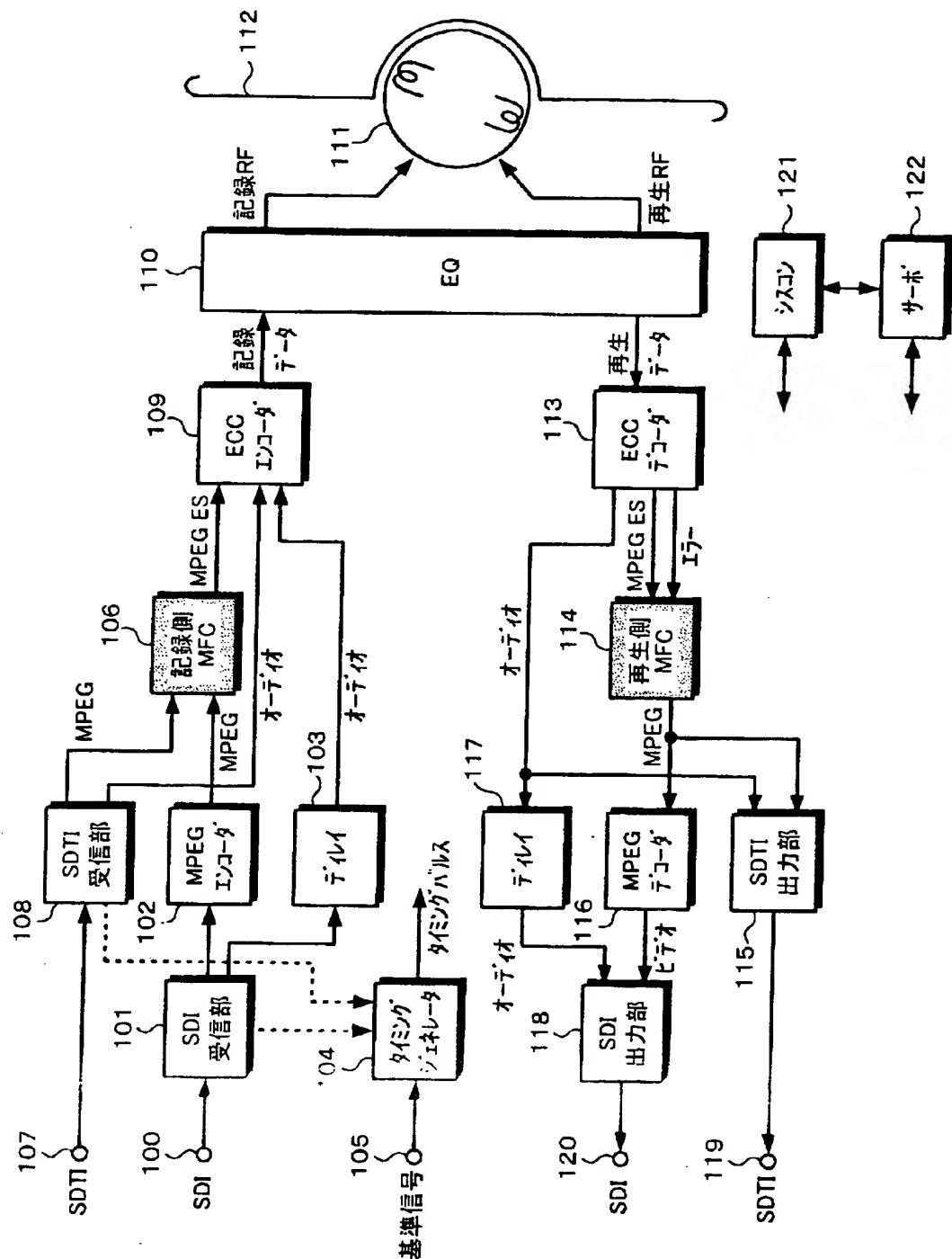
【図13】



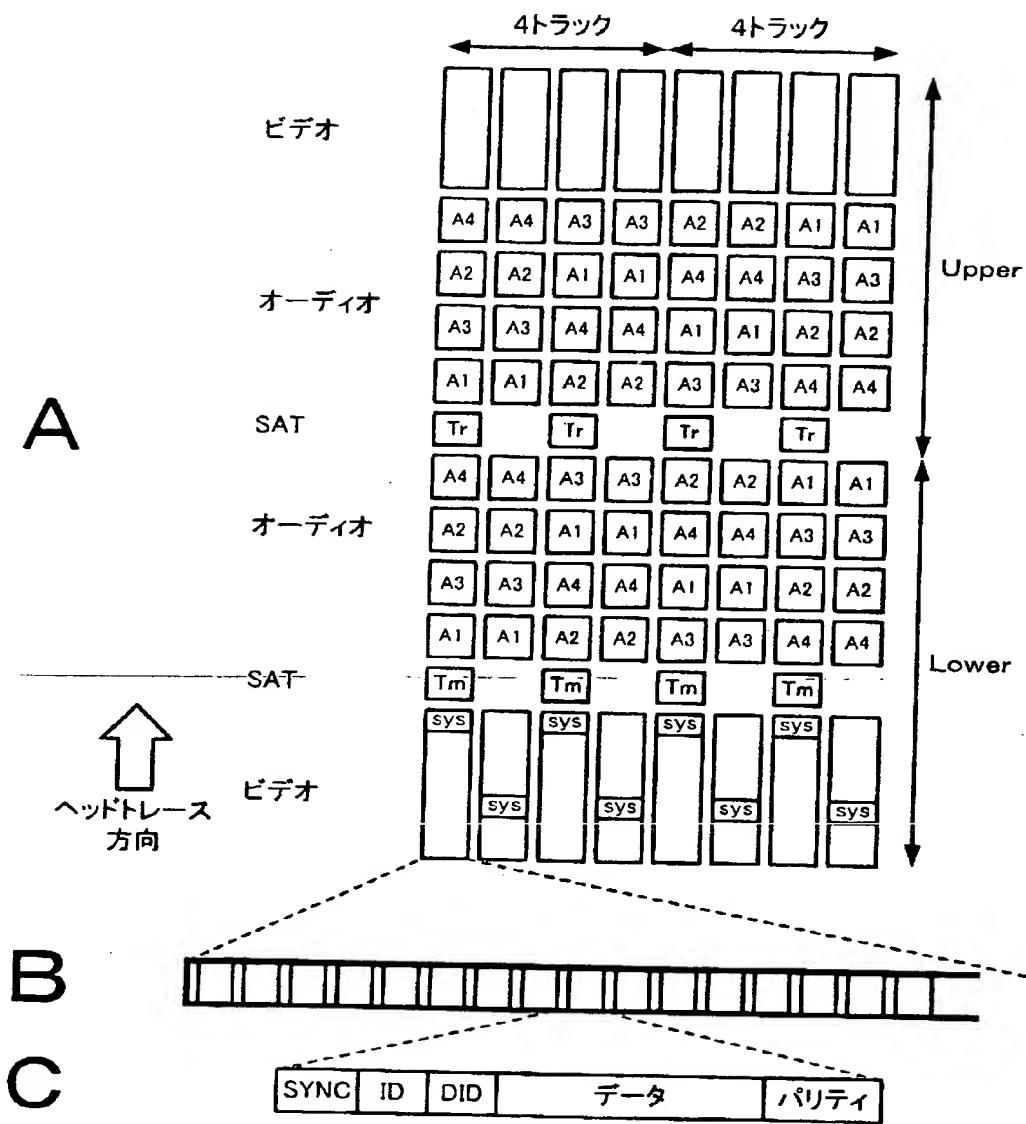
【図14】



【図15】

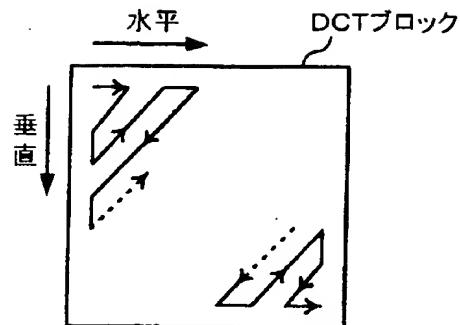


【図16】

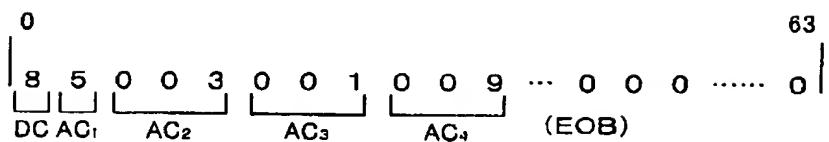


【図17】

A

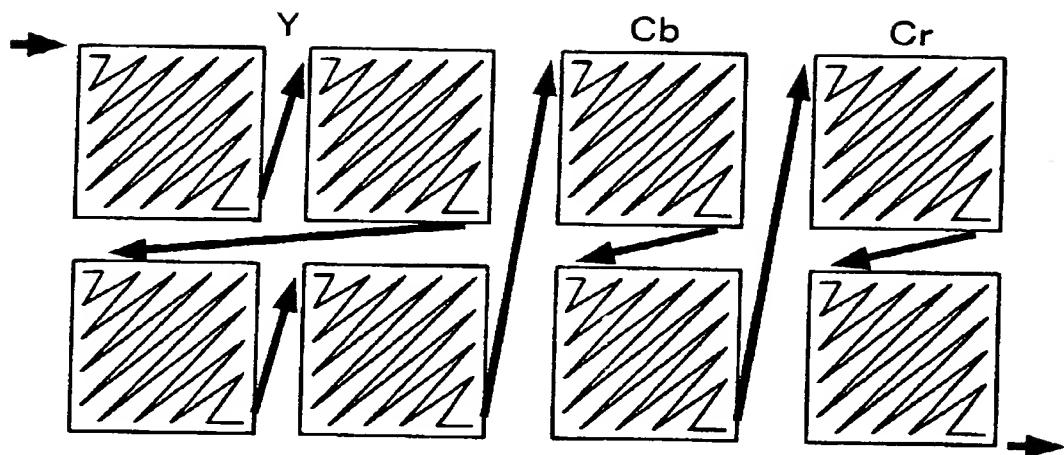


B

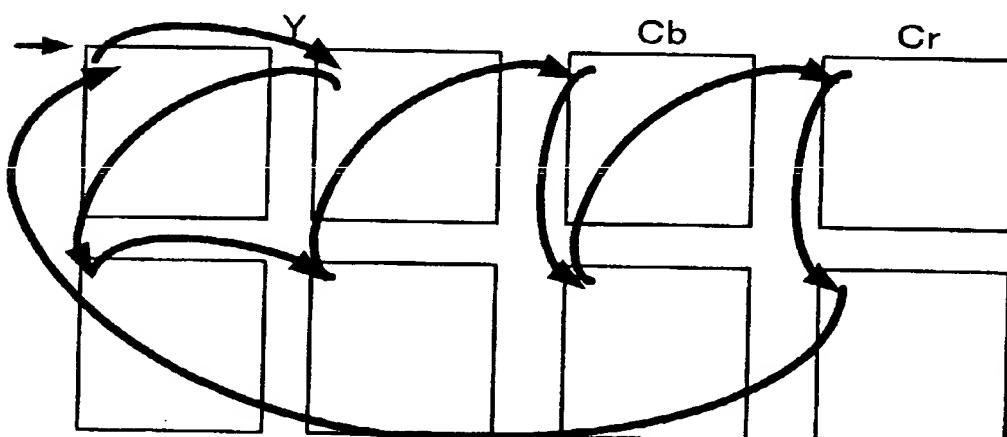


【図18】

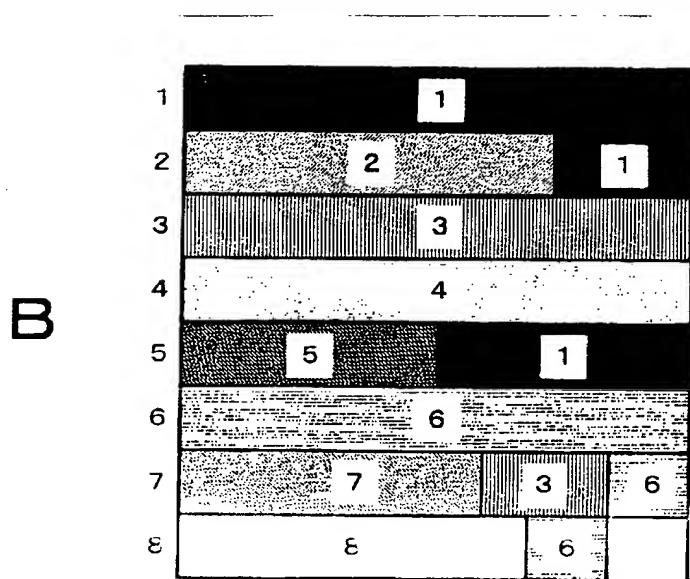
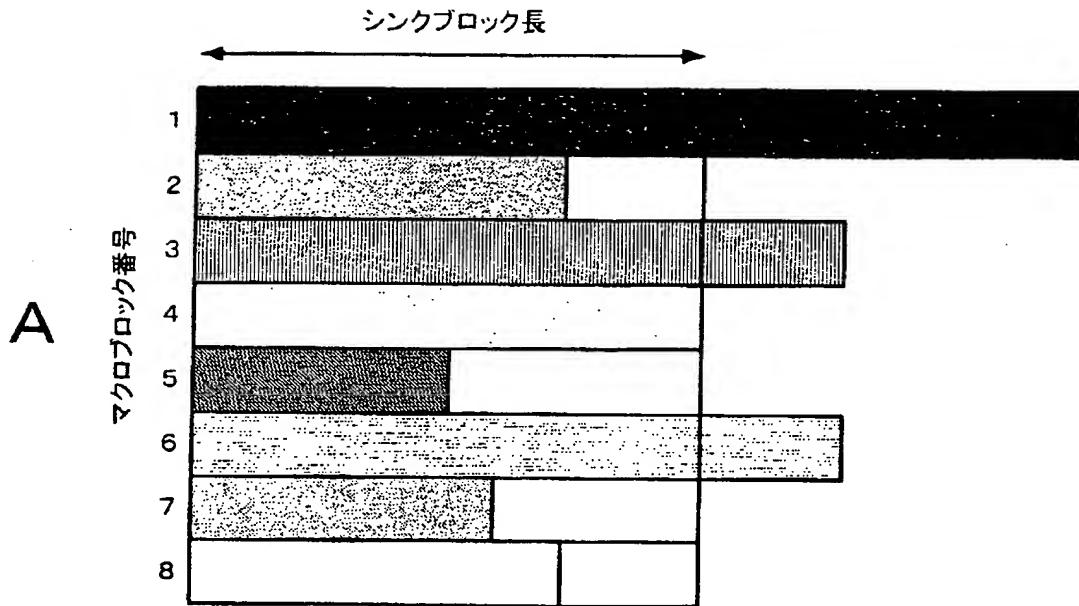
A



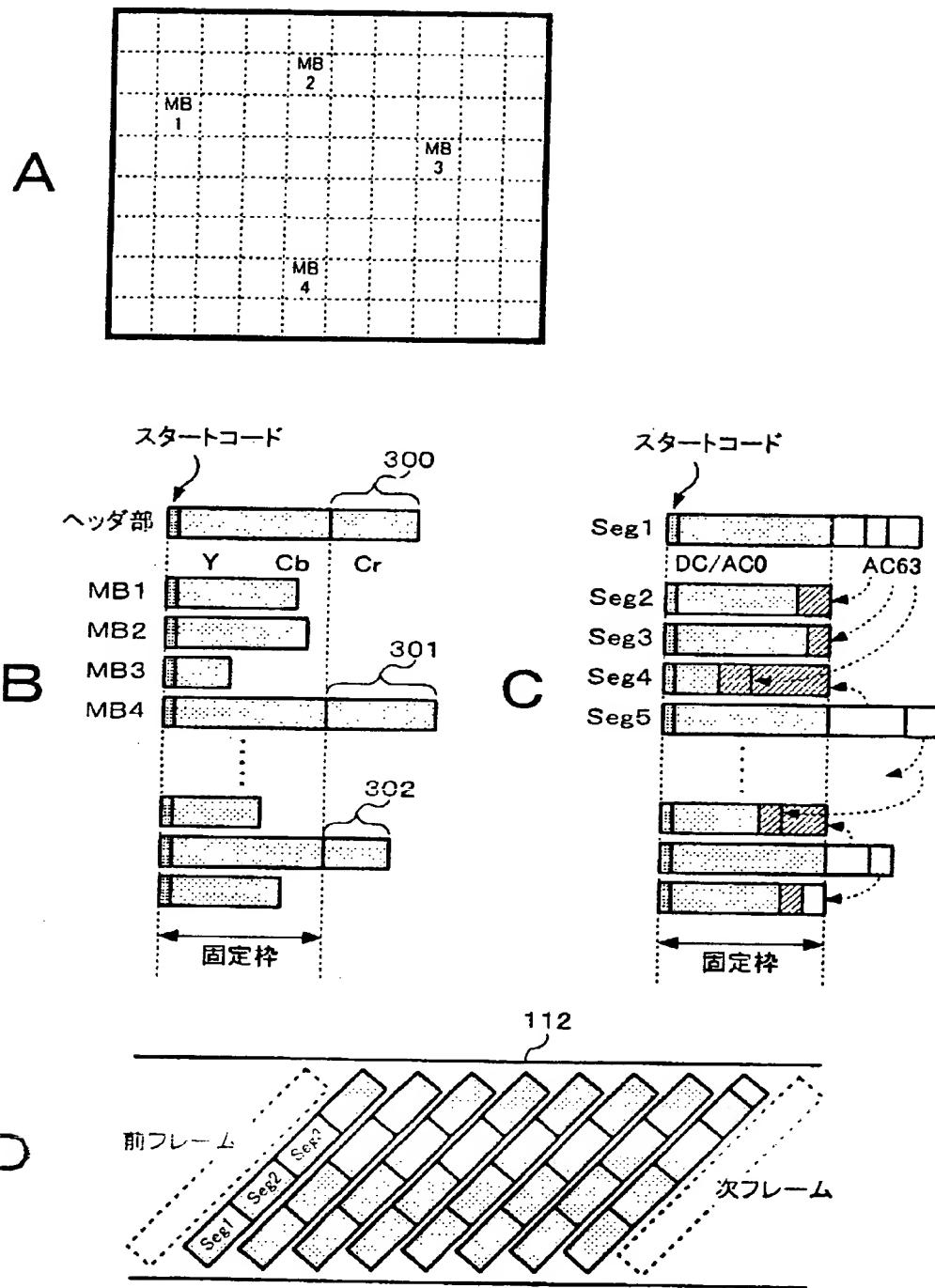
B



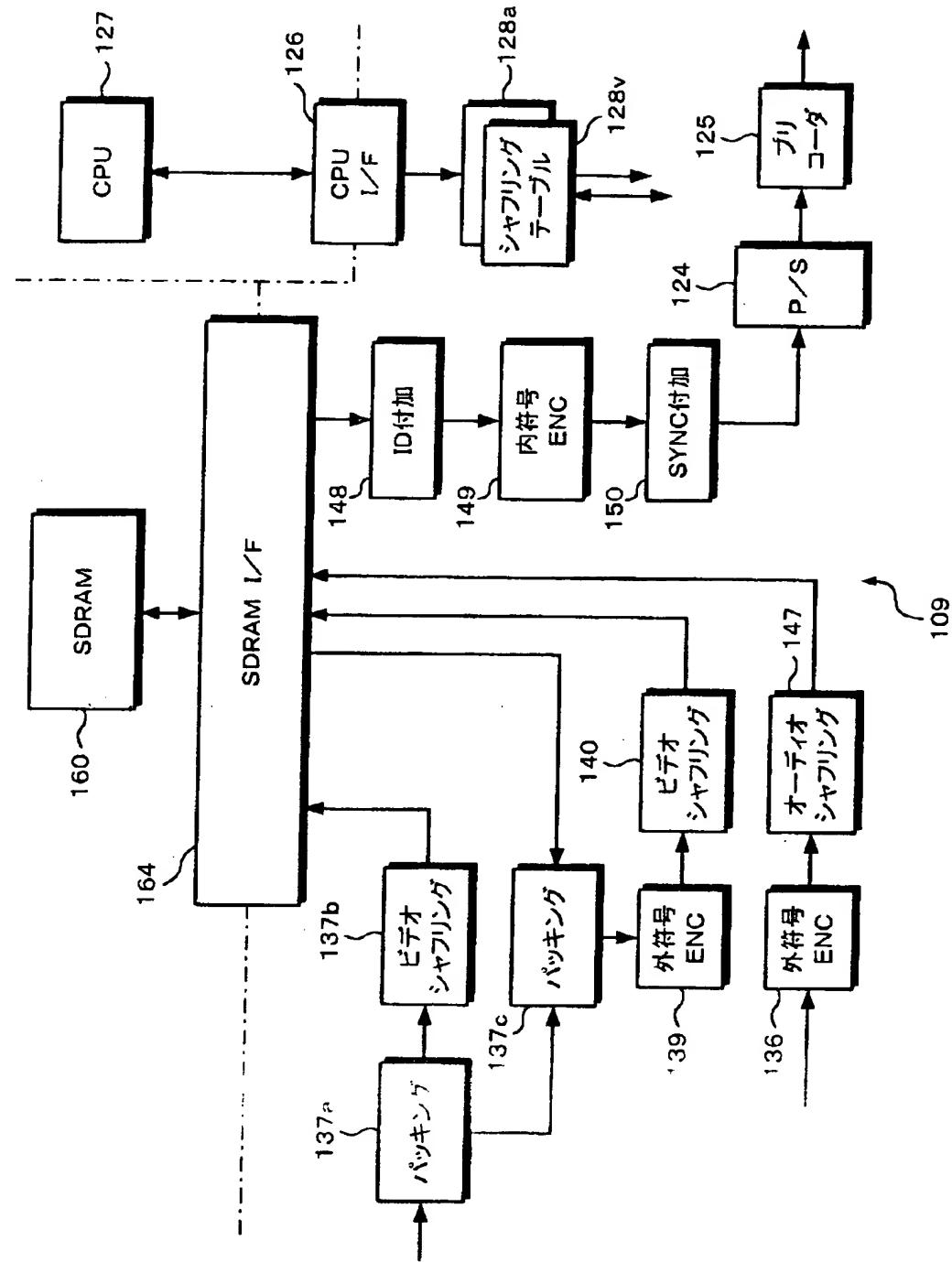
【図19】



【図20】

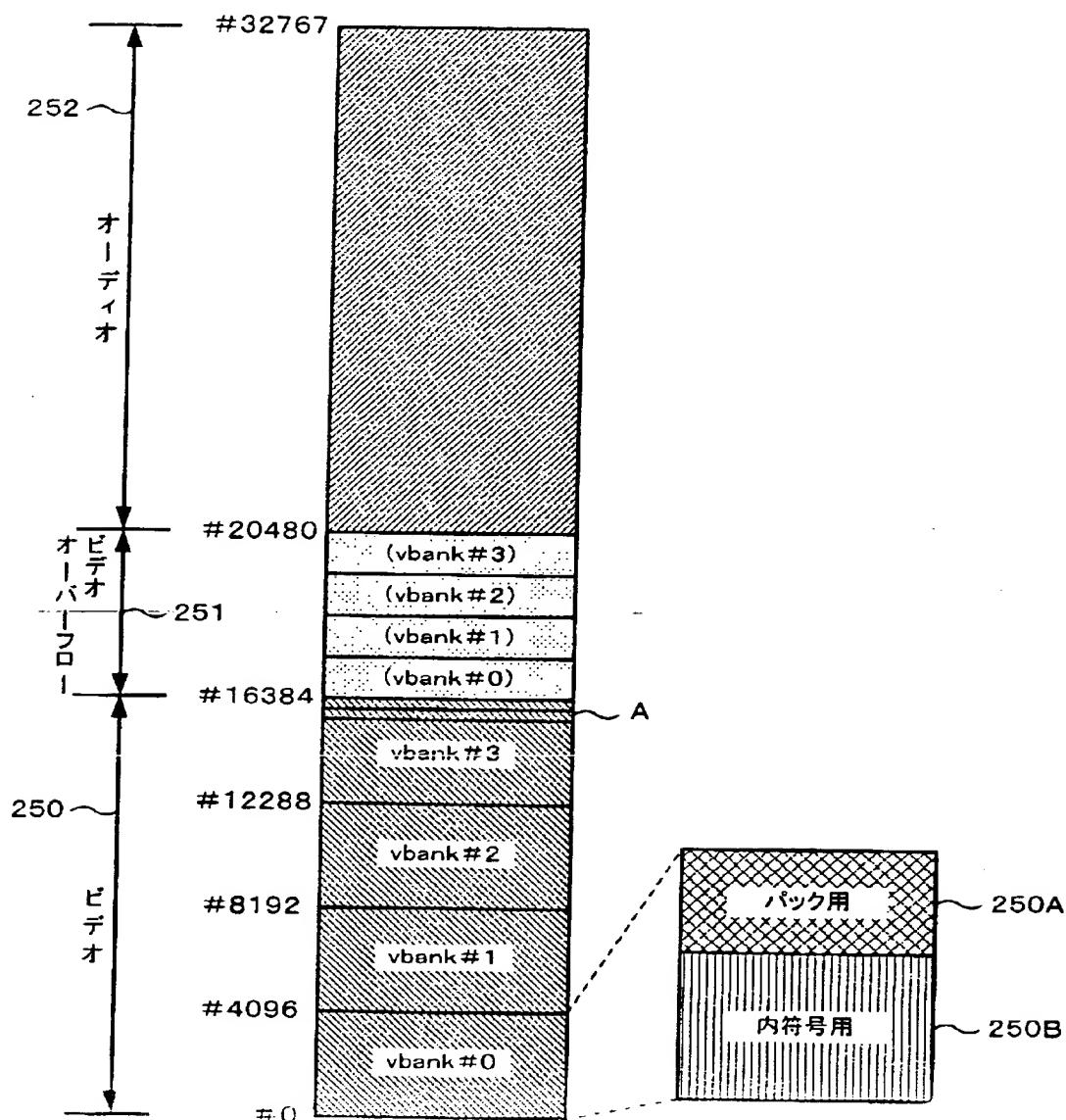


【図21】

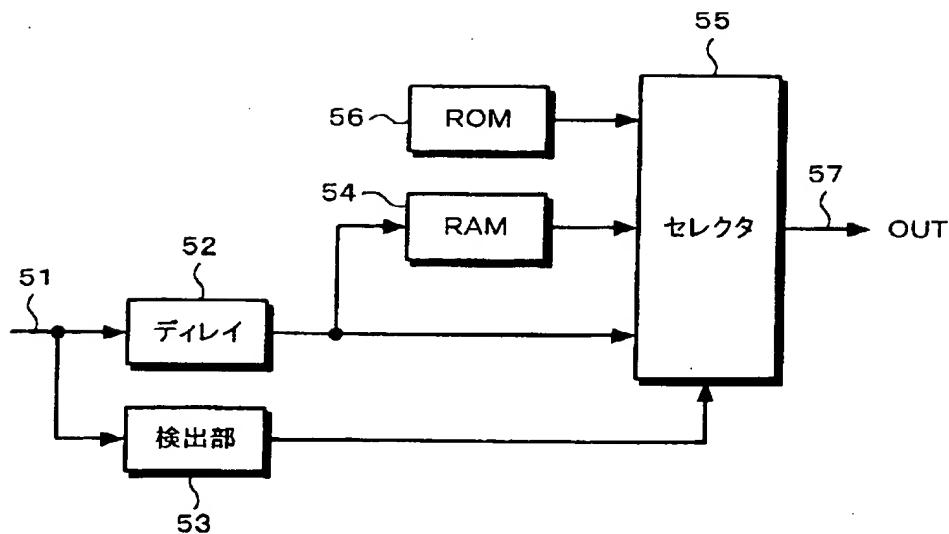


【図22】

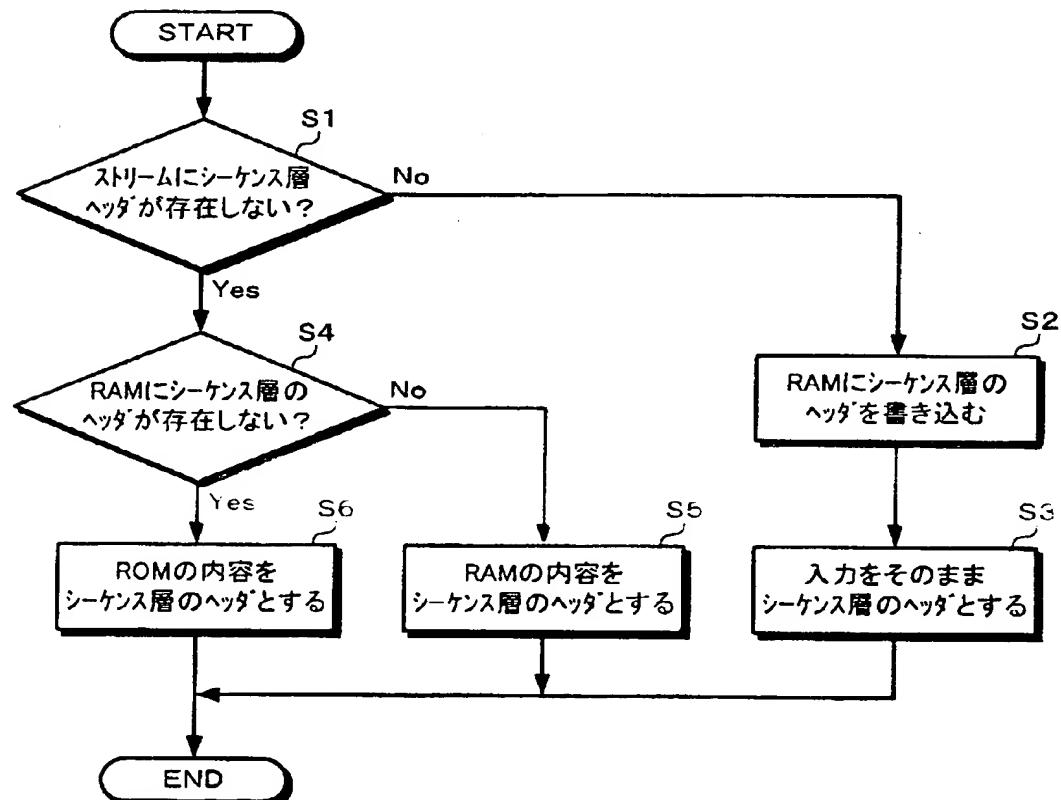
160



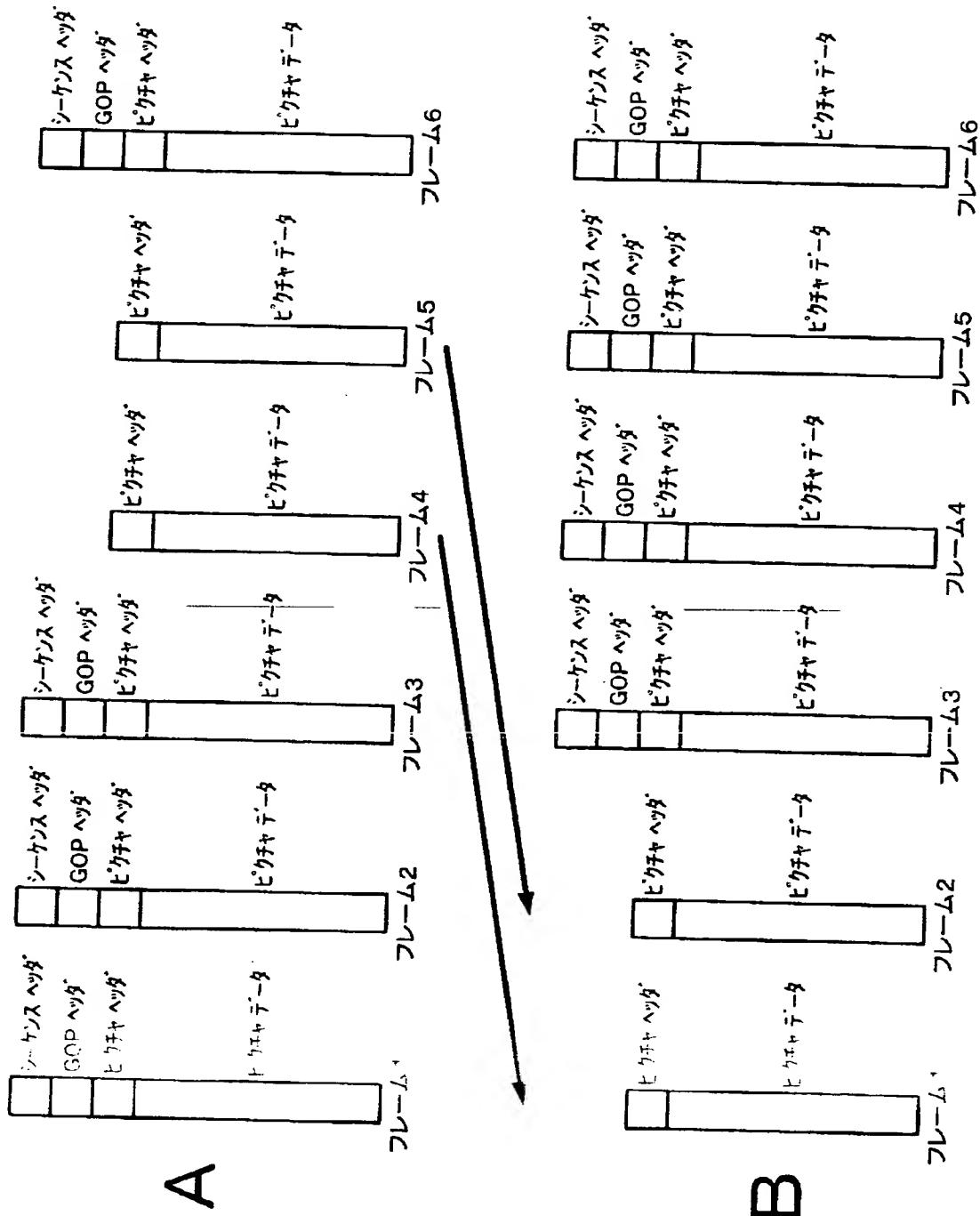
【図23】



【図24】



【図25】



【書類名】 要約書

【要約】

【課題】 フレーム単位の編集、任意の位置からの再生、並びに特殊再生時に符号化文法を満足する再生出力を得る。

【解決手段】 RAM54には、入力中のシーケンス層のヘッダが書き込まれる。ROM56には、予め典型的なヘッダの情報が記憶されている。セレクタ55の選択動作は、検出部53の出力によって制御される。セレクタ55は、入力中にシーケンス層のヘッダが存在している場合には、そのヘッダをフレーム毎に付加したストリームを出力ストリームとして選択する。ヘッダが存在していない場合には、RAM54またはROM56に記憶されているヘッダをストリームの各フレームに対して付加し、フレーム毎にヘッダが付加されたストリームを出力する。この場合、RAM54に記憶されているヘッダをROM56に記憶されているヘッダに対して優先して付加する。セレクタ55からの出力ストリームは、各フレームに対して必ずヘッダが付加されたものである。

【選択図】 図23

出願人履歴情報

識別番号 [000002185]

1. 変更年月日 1990年 8月30日

[変更理由] 新規登録

住 所 東京都品川区北品川6丁目7番35号

氏 名 ソニー株式会社